

LIFO
Université d'Orléans
Stage de DEA Informatique

Année universitaire
1999-2000

BS λ simplement typé : Typage et Sémantique naturelle

Armelle Merlin

Stage encadré par Gaétan HAINS et Frédéric LOULERGUE.

Table des matières

1	Introduction	2
2	Préliminaires	4
2.1	Modèle BSP	4
2.2	Le $BS\lambda$ -calcul	5
2.2.1	Syntaxe	5
2.2.2	Sémantique équationnelle	6
2.2.3	$BS\lambda_p$	8
2.3	BSMLlib	9
2.4	Micro-ML	10
2.4.1	Exemple	11
2.5	SECD machine	12
2.5.1	La machine	12
2.5.2	Compilation	13
2.5.3	Exemple	13
3	$BS\lambda$ simplement typé	17
3.1	Grammaires	17
3.2	Opérations parallèles	18
3.3	Sémantique naturelle	19
3.3.1	Nouvelle sémantique naturelle avec environnement	20
3.3.2	Correction de la sémantique naturelle du $BS\lambda$ simplement typé par rapport au $BS\lambda_p$	24
3.3.3	Exemples	27
3.4	Système de typage monomorphe	28
3.4.1	Preuve de validité du typage du $BS\lambda_p$ simplement typé	30
3.4.2	Exemples	33
3.5	Compilation et machine à pile	34
3.5.1	Compilation	34
3.5.2	BSPSECD machine	35
3.6	Les coûts	38
4	Conclusion	43
	Remerciements à Gaétan Hains, Frédéric Loulergue et Quentin Miller.	

Chapitre 1

Introduction

Plusieurs applications de l'informatique nécessitent des performances que seules les machines massivement parallèles peuvent offrir. Mais la conception de langages adaptés est difficile si on cherche à concilier simplicité et efficacité.

Deux types de programmations sont généralement utilisés : la programmation séquentielle, facile d'approche mais limitée par l'utilisation de tableaux et de boucles, et la programmation concurrente, combinant un langage séquentiel et une bibliothèque de communication mais d'une grande complexité due à l'indéterminisme et la possibilité de blocage.

D'où l'idée de concilier le modèle BSP [13] et la programmation fonctionnelle. Le modèle BSP introduit le parallélisme de données qui apporte le déterminisme et le non-blocage. La programmation fonctionnelle évite l'utilisation de tableaux et de boucles.

Les deux principales catégories d'association de la programmation fonctionnelle et du parallélisme sont les extensions explicitement parallèles des langages fonctionnels et les implantations parallèles avec sémantique fonctionnelle. La première aboutit à des langages soit indéterministes soit fonctionnels "impurs", la deuxième des langages qui n'expriment pas directement les algorithmes parallèles et qui ne permettent pas de prévoir le temps d'exécution.

Les langages à partons permettent de rompre avec ces contraintes. Puisqu'un ensemble fixé d'opérateurs sont exécutés en parallèle.

Le formalisme $BS\lambda$ [12] ajoute au λ -calcul des opérations explicitement parallèles BSP tout en conservant une sémantique purement fonctionnelle. De plus, étant basé sur le modèle BSP, il permet une précision réaliste et portable des performances.

Une implantation de ces opération BSP, sous forme d'une bibliothèque pour OCaml, a été réalisée [1] et a montré la possibilité des précision des performances.

Toutefois, aucun lien formel n'existe entre le $BS\lambda$ -calcul et cette bibliothèque BSMLlib. Le but du travail effectué est de fournir un tel lien, en proposant une machine abstraite parallèle réalisant une stratégie particulière du $BS\lambda$ -calcul.

Le $BS\lambda$ -calcul repose sur une distinction syntaxique entre termes locaux (présents sur un processeur) et termes globaux (objets parallèles). Conserver une distinction syntaxique aurait obligé à maintenir cette distinction dans la machine abstraite, rendant plus difficile sa conception.

Nous avons donc choisi de présenter un $BS\lambda$ -calcul simplement typé, dont la

sémantique naturelle est toutefois correcte par rapport au $BS\lambda_p$ -calcul [10] (une variante “vectorielle” de $BS\lambda$).

Après les préliminaires (Chapitre 2), nous reprenons une présentation similaire à celle de Mini-ML [3] : syntaxe (Section 3.1), sémantique naturelle (Section 3.3), typage monomorphe (Section 3.4) et machine à pile (Section 3.5). Nous présentons enfin une sémantique naturelle avec coûts (Section 3.6) et l’illustrons sur des exemples de programmes. Les coûts déterminés par cette sémantique réalisent une version parallèle BSP du décompte des instructions de haut niveau, comme approximation de temps de calcul.

Chapitre 2

Préliminaires

Cette section est tirée des publications ([11],[8],[3]) sauf pour les sections 2.4.1 et 2.5.3.

2.1 Modèle BSP

Le modèle *Bulk-Synchronous Parallelism* (BSP) est un modèle de programmation parallèle introduit par Valiant [13] pour offrir un niveau d'abstraction comparable aux modèles PRAM tout en permettant des performances prévisibles et portables sur une large variété d'architectures. Un ordinateur BSP contient un ensemble de paires processeur-mémoire, un réseau de communication permettant l'échange de messages inter-processeur et une unité de synchronisation globale qui exécute des demandes collectives de barrières de synchronisation. Ses performances sont caractérisées par trois paramètres : le nombre p de paires de processeur-mémoire, le temps l nécessaire à une barrière de synchronisation et le temps g nécessaire à une 1-relation (phase de communication où chaque processeur envoie ou reçoit au plus un mot). Pour n'importe quel h le réseau peut réaliser une h -relation, c'est-à-dire une phase de communication où chaque processeur envoie ou reçoit au plus h mots, en temps gh .

Un programme BSP est exécuté comme une séquence de *super-étapes*, chacune étant au plus divisée en trois phases successives et logiquement disjointes (Figure 2.1).

Pendant la première phase, chaque processeur utilise ses données locales pour du calcul séquentiel et pour demander des transferts de données vers ou depuis d'autres noeuds. Pendant la seconde phase, le réseau effectue les transferts de données demandées. Pendant la troisième phase, une barrière de synchronisation se produit, rendant disponibles pour la super-étape suivante les données transférées. Le temps d'exécution d'une super-étape s est ainsi la somme du maximum des temps de calculs locaux, du temps de communication des données et du temps de synchronisation globale :

$$Time(s) = \max_{i: \text{processeur}} w_i^{(s)} + \max_{i: \text{processeur}} h_i^{(s)} * g + l$$

où $w_i^{(s)}$ = temps de calcul local du processeur i durant la super-étape s et $h_i^{(s)} = \max\{h_{i+}^{(s)}, h_{i-}^{(s)}\}$ où $h_{i+}^{(s)}$ (resp. $h_{i-}^{(s)}$) est le nombre de mots transmis

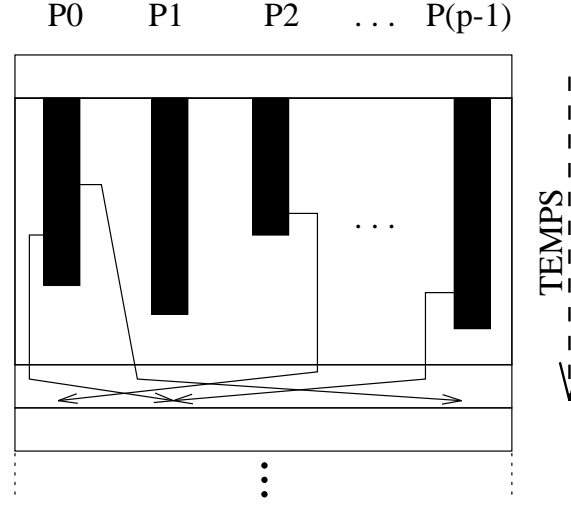


FIG. 2.1 – *Super-étapes BSP*

(resp. reçus) par le processeur i durant la super-étape s . Le temps d'exécution $\sum_s Time(s)$ d'un programme BSP composé de S super-étapes est la somme des trois termes : $W + H * g + S * l$ où $W = \sum_s \max_i w_i^{(s)}$ et $H = \sum_s \max_i h_i^{(s)}$. En général W, H et S sont fonctions de p et de la taille des données n , ou de paramètres plus complexes. Pour minimiser le temps d'exécution, un algorithme BSP doit minimiser conjointement le nombre de super-étapes, le volume total H (resp. W) et les déséquilibres $h^{(s)}$ (resp. $w^{(s)}$) de communication (resp. de calcul local).

2.2 Le BS λ -calcul

2.2.1 Syntaxe

Nous considérons l'ensemble $\dot{\mathcal{V}}$ des variables *locales* et l'ensemble $\bar{\mathcal{V}}$ des variables *globales*. Nous notons \dot{x}, \dot{y}, \dots les variables locales et \bar{x}, \bar{y}, \dots les variables globales¹. x dénote une variable soit locale soit globale.

La syntaxe de BS λ commence avec les termes *locaux* e : ce sont des λ -termes représentant des valeurs ou des programmes stockés dans la mémoire locale d'un processeur. L'ensemble $\dot{\mathcal{T}}$ des termes locaux est donné par la grammaire suivante :

$$e ::= \dot{x} \mid ee \mid \lambda \dot{x}. e \mid c$$

où \dot{x} dénote une variable locale arbitraire. Nous notons $(e_1 \rightarrow e_2, e_3)$ la conditionnelle $e_1 \ e_2 \ e_3$. L'opération booléenne \Rightarrow est aussi supposée être encodée sous forme de λ -terme [2].

Les termes principaux E de BS λ sont appelés termes *globaux* et représentent des *champs de données*, c'est-à-dire des fonctions d'un ensemble fixé de proces-

1. Le point $\dot{}$ symbolise un processeur précis du réseau, la barre $\bar{}$ symbolise le réseau tout entier

seurs vers des valeurs. Les noms des processeurs ne sont pas spécifiés mais l'on suppose que ce sont des λ -termes clos de telle sorte que les champs de données puissent être exprimés intentionnellement par une constante spéciale appelée π (pour objet *parallèle*). Le terme πe représente un champ de données dont les valeurs sont données par la fonction e (Figure 2.2, pour illustration les noms de processeurs seront toujours $0, \dots, p-1$).

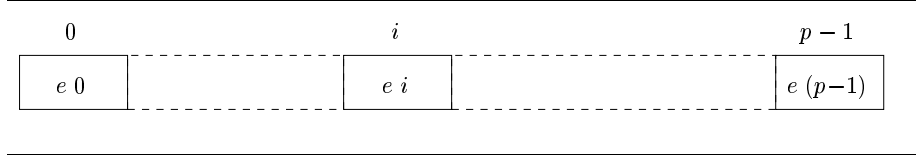


FIG. 2.2 – Le terme πe

L'ensemble $\tilde{\mathcal{T}}$ des termes globaux est donné par la grammaire suivante :

$$\begin{aligned} E ::= & \bar{x} \mid EE \mid Ee \mid \lambda\bar{x}. E \mid \lambda\dot{x}. E \\ & \mid \pi e \mid E\#E \mid E?E \mid E \xrightarrow{e} E, E \end{aligned}$$

et a la signification suivante.

Soit p le nombre fini des noms de processeurs $\mathcal{N} = \{n_i \mid 0 \leq i < p\}$, chacun étant un λ -terme clos. Les termes globaux dénotent des fonctions de \mathcal{N} vers des valeurs locales, des fonctions entre elles ou des fonctions des termes locaux vers de telles fonctions. En particulier, la dénotation de πe a, au processeur n_i , la valeur (forme normale) de $e n_i$. Les formes $E_1\#E_2$ et $E_1?E_2$ sont appelées application parallèle (*apply-par*) et *get* respectivement. Apply-par représente l'application point à point d'un champ de fonctions à un champ de valeurs (phase de calcul pur d'une super-étape BSP). Get représente la phase de communication d'une super-étape BSP : un échange collectif de données avec une barrière de synchronisation. Dans $E_1?E_2$, le champ de données résultant contient les valeurs de E_1 prises aux noms de processeurs définis dans E_2 . La signification exacte de apply-par et get est définie par les équations de $\text{BS}\lambda$. La dernière forme de terme global définit la conditionnelle globale synchrone. La signification de $E_1 \xrightarrow{e} E_2, E_3$ est celle de E_2 (resp. E_3) si le champ de données dénoté par E_1 a la valeur T (resp. F) au processeur de nom dénoté par e .

2.2.2 Sémantique équationnelle

L'égalité des termes locaux est simplement la β -équivalence : la fermeture réflexive, symétrique et transitive de

$$(\beta) \quad (\lambda\dot{x}. e)e' = e[\dot{x} \leftarrow e']$$

appliquée à n'importe quel sous-terme.

L'égalité des termes globaux est définie par des règles basées sur la syntaxe et des règles de contexte qui déterminent l'applicabilité des premières. Nous donnons maintenant les règles basées sur la syntaxe :

Il y a d'abord les axiomes concernant la beta-équivalence globale.

$$\begin{aligned} (B) \quad & (\lambda\bar{x}. E)E' = E[\bar{x} \leftarrow E'] \\ (B') \quad & (\lambda\dot{x}. E)e' = E[\dot{x} \leftarrow e'] \end{aligned}$$

Puisque les termes $(\lambda \dot{x}. E_1) E_2$ sont syntaxiquement corrects, mais que la substitution $E_1[\dot{x} \leftarrow E_2]$ n'est pas syntaxiquement correcte, les deux règles (B) et (B') sont nécessaires.

Il y a également des axiomes concernant l'interaction du constructeur de champ π avec les autres opérations BSP.

Les équations $(?\pi)$ (Figure 2.3) et $(\#\pi)$ (Figure 2.4) encodent la signification dénotationnelle des opérations BSP sur les champs. En particulier, get est la composition fonctionnelle à l'intérieur du π . La valeur de $\pi e_1 ? \pi e_2$ au processeur de nom n_i est $e_1(e_2 n_i)$, c'est-à-dire la valeur de πe_1 au processeur de nom $e_2 n_i$. On notera qu'en pratique ceci représente une opération où chaque processeur reçoit une (et une seule) valeur d'un et d'un seul autre processeur. De nouveaux opérateurs de communication (multiget et put) permettent de se libérer de cette contrainte [11].

$$(? \pi) \quad \frac{\forall i \in \mathcal{N} . e_2 i \doteq n \in \mathcal{N}}{(\pi e_1) ? (\pi e_2) = \pi(\lambda \dot{x} . e_1(e_2 \dot{x}))}$$

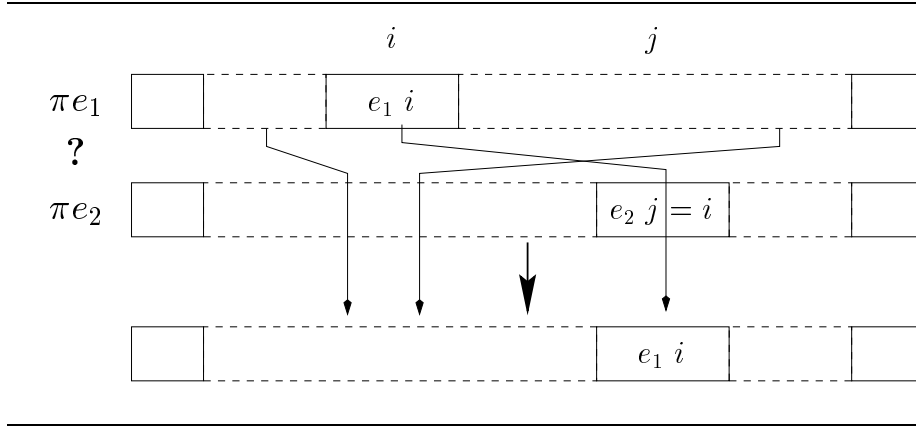


FIG. 2.3 – La règle $(?\pi)$

$$(\#\pi) \quad (\pi e_1) \# (\pi e_2) = \pi(\lambda \dot{x} . (e_1 \dot{x})(e_2 \dot{x}))$$

La conditionnelle globale synchrone est définie par deux règles dont les numérateurs font référence à des calculs locaux.

$$\begin{aligned} (\overset{e}{\rightarrow} T) & \quad \frac{e e' \doteq T \quad e' \in \mathcal{N}}{(\pi e) \overset{e'}{\rightarrow} E_1, E_2 = E_1} \\ (\overset{e}{\rightarrow} F) & \quad \frac{e e' \doteq F \quad e' \in \mathcal{N}}{(\pi e) \overset{e'}{\rightarrow} E_1, E_2 = E_2} \end{aligned}$$

Les deux règles précédentes (Figure 2.5 pour le premier cas) génèrent le calcul BSP suivant : premièrement une phase de calcul pur où tous les processeurs évaluent le terme local e' conduisant à la valeur v . Le processeur v prend alors

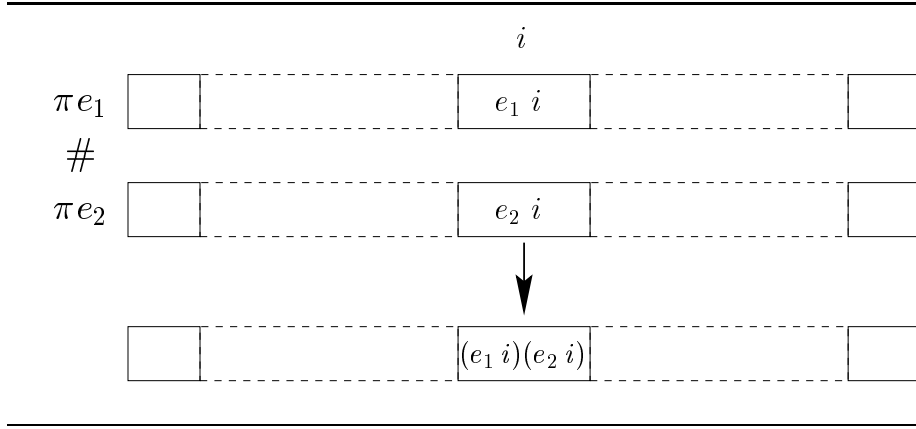


FIG. 2.4 – La règle ($\# \pi$)

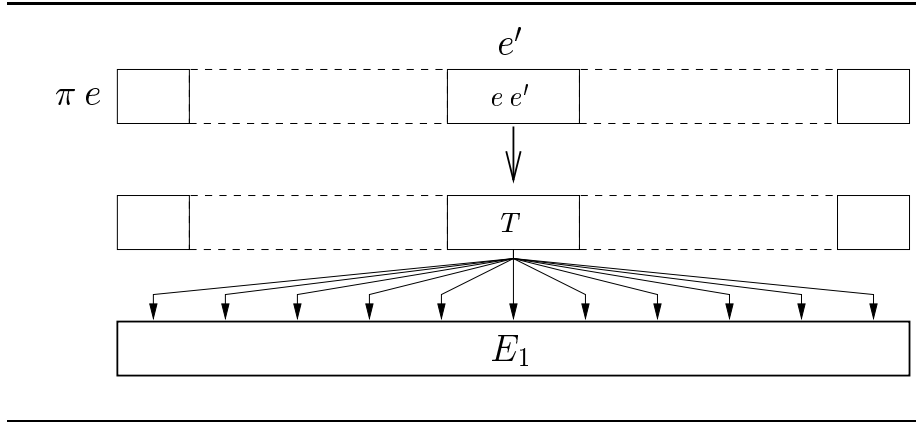


FIG. 2.5 – La règle ($\xrightarrow{e} T$)

l'initiative d'évaluer $e v$ donnant la valeur v' . Si $v' \equiv T$ (resp. F) alors le processeur v diffuse l'ordre d'évaluation globale de E_1 (resp. E_2); sinon le calcul échoue.

Les règles de contexte de $\text{BS}\lambda$ sont nombreuses : toutes les équations précédentes peuvent être appliquées dans n'importe quel contexte.

2.2.3 $\text{BS}\lambda_p$

Le $\text{BS}\lambda_p$ -calcul est une extension du $\text{BS}\lambda$ -calcul dont les structures de données parallèles sont plates et correspondent physiquement aux processeurs. Les champs de données sont énumérés sur les noms de processeurs $0, \dots, p-1$. Le terme $\text{BS}\lambda_p \pi f$ devient ainsi $\langle f_0, \dots, f_{p-1}; f \rangle$. On ajoute f pour illustrer la possibilité de réduction parallèle.

Quelques modifications pour préciser les échanges des valeurs pour l'instruction *put* [11]

Ancien *put* du $\text{BS}\lambda_p$:

$$! \langle f_0, \dots, f_{p-1} \rangle = \langle \dots, \lambda j. (in_N j \rightarrow (t_{\parallel j} i), \mathbf{nc}), \dots$$

avec $in_{\mathcal{N}}$ tel que $in_{\mathcal{N}} n \rightarrow true$ pour chaque processeur n . Le terme $(c \rightarrow t1, t2)$ étant l'expression d'une conditionnelle.

Nouveau put :

$$! < f_0, \dots, f_{p-1} > = < \dots, \underbrace{\lambda j. ((j = 0 \rightarrow f_0 i, (j = 1 \rightarrow f_1 i, (\dots, nc)) \dots))}_{proc\ i}, \dots >$$

2.3 BSMLlib

BSML est un langage purement fonctionnel de données parallèles conçu pour programmer des algorithmes BSP. La BSMLlib est l'implantation du formalisme BSλ.

Le BSML est basé sur :

1. une variable `nprocs` liée à l'extérieur du programme dont la valeur est p , le nombre statique de processeurs.
2. un constructeur de types polymorphe `Par` tel que `'a Par` représente le type des vecteurs parallèles de largeur p contenant des valeurs de type `'a`, une par processeur. L'imbrication de types `Par` est interdite et un compilateur pourrait vérifier que cette restriction est respectée. Ceci améliore par exemple DPML/Caml Flight [7, 5] dans lequel la structure de contrôle parallèle globale `sync` était empêchée *dynamiquement* de s'imbriquer [6].
3. des fonctions `mkpar`, `apply`, `get`, `put` et une conditionnelle `ifat` décrites ci-après.

Les valeurs parallèles sont créées par

`mkpar: (int ->'a) ->'a Par`

qui est telle que `(mkpar f)` contient `(f i)` sur le processeur $i \in \{0, \dots, (p-1)\}$.

Un algorithme BSP est exprimé par la combinaison de calculs locaux asynchrones et de phases de communications globales avec des synchronisations globales. Nous n'exprimons les communications point à point que collectivement entre tous les processeurs et ignorons la distinction entre la demande d'une communication et sa réalisation à la barrière de synchronisation comme c'est le cas avec BSPlib.

Les phases de calculs asynchrones sont programmées par :

`apply: ('a ->'b) Par ->'a Par ->'b Par`

qui est telle que `apply (mkpar f) (mkpar e)` contient `(f i)` (`e i`) au processeur i .

Les phases de communications et synchronisations sont exprimées par :

`get: 'a Par ->(int list Par) ->(Hash(int,'a))Par`

telle que `(get(mkpar x) (mkpar y))` contient $\{(j, x\ j) \mid j \text{ in } (y\ i)\}$ au processeur i (si nous identifions une table de hachage à un ensemble).

Il y a également une opération `put` duale de `get` :

`put: (int * 'a) list Par ->(Hash(int,'a))Par`

les processeurs indiquent les processeurs destinations de leurs données locales. `put` permet d'économiser des barrières de synchronisation dans certains algorithmes.

Le langage contient également une conditionnelle synchrone `ifat` telle que `ifat (v, i, v1, v2)` s'évalue à `v1` ou `v2` selon la valeur de `v` au processeur i . Son "type" est :

`ifat: bool Par * int * 'a Par * 'a Par ->'a Par`

Ocaml étant un langage strict, la conditionnelle globale ne peut être implantée comme une fonction. La librairie BSMLlib contient en fait une fonction

```
at : bool Par ->int ->bool
```

à utiliser avec la conditionnelle classique de Ocaml :

```
if (at v i) then v1 else v2
```

Un langage BSML pourrait réaliser ifat par une construction propre.

2.4 Micro-ML

L'étude du mini-ML (un petit sous-ensemble des langages de la famille ML) formalisé par Clement et al. [3] met en évidence une sémantique dynamique qui nous sert pour établir celle du micro-ML. Le micro-ML sera ensuite étendu pour créer le BSλ simplement typé.

Pour ce micro-ML, la grammaire des termes locaux est la suivante (cette grammaire sera étendue Chapitre 3 pour prendre en compte les opérateurs parallèles) :

$$e ::= x \mid n \mid b \mid \text{fun } (x : t) \rightarrow e \mid \text{let } (x : t) = e \text{ in } e \\ \mid \text{letrec } (f : t \rightarrow t') x = e \text{ in } e \mid \text{if } e \text{ then } e \text{ else } e \mid e = e \mid e e$$

La grammaire des valeurs est la suivante :

$$val ::= c \mid \lambda x. e$$

Voici la sémantique pour les termes locaux du micro-ml :

A gauche de \triangleright , l'expression micro-ml ; à droite, la valeur évaluée pour cette expression.

$$[\text{CONST}] \frac{}{c \triangleright c}$$

$$[\text{FUN}] \frac{}{\text{fun } (x : t) \rightarrow e \triangleright \text{fun } (x : t) \rightarrow e}$$

$$[\text{LET}] \frac{e_1 \triangleright v_1 \quad e_2[x \leftarrow v_1] \triangleright v}{\text{let } (x : t) = e_1 \text{ in } e_2 \triangleright v}$$

$$[\text{REC}] \frac{e(\text{Rec } e)x \triangleright v}{(\text{Rec } e)x \triangleright v}$$

REC est un opérateur de point fixe qui associe à une fonctionnelle F ayant le type $(t \rightarrow t)$ un point fixe noté Rec F de type t c'est-à-dire une valeur ayant la propriété Rec F = F (Rec F). Une application de la forme Rec e sera sa propre valeur et ne donnera lieu à une évaluation que lorsqu'elle sera appliquée à un argument supplémentaire. De cette façon, le calcul infini sera évité.

$$[\text{LETREC}] \frac{e_2[f \leftarrow \text{Rec}(\text{fun}(f : t \rightarrow t') \rightarrow \text{fun}(x : t) \rightarrow e_1)] \triangleright v}{\text{letrec } (f : t \rightarrow t') x = e_1 \text{ in } e_2 \triangleright v}$$

$$[\text{IFT}] \frac{e_1 \triangleright \text{true} \quad e_2 \triangleright v}{\text{if } e_1 \text{ then } e_2 \text{ else } e_3 \triangleright v}$$

$$[\text{IFF}] \frac{e_1 \triangleright \text{false} \quad e_3 \triangleright v}{\text{if } e_1 \text{ then } e_2 \text{ else } e_3 \triangleright v}$$

$$[\text{EQ}] \frac{e_1 \triangleright v \quad e_2 \triangleright v}{e_1 = e_2 \triangleright \text{true}}$$

$$[\text{NEQ}] \frac{e_1 \triangleright v_1 \quad e_2 \triangleright v_2 \quad v_1 \neq v_2}{e_1 = e_2 \triangleright \text{false}}$$

$$[\text{APP}] \frac{e_1 \triangleright \text{fun } (x : t) \rightarrow e \quad e_2 \triangleright v_2 \quad e[x \leftarrow v_2] \triangleright v}{e_1 e_2 \triangleright v}$$

2.4.1 Exemple

Trace de l'évaluation d'un terme utilisant une fonction factorielle:

A gauche du : le terme BSL simplement typé; à droite son evaluation.

Terme valuer :

```
letrec (f:int->int) x= if x<=0 then 1 else x*(f (x-1)) in f 2;;
```

```
fun (x:int) -> fun (f:(int -> int)) -> if x<=0 then 1 else x*(f) (x-1) : g
  o g=fun (x:int) -> fun (f:(int -> int)) -> if x<=0 then 1 else x*(f) (x-1)
2 : 2
```

```
fun (f:(int -> int)) -> if 2<=0 then 1 else 2*(f) (2-1) :
  fun (f:(int -> int)) -> if 2<=0 then 1 else 2*(f) (2-1)
(g) (2) : fun (f:(int -> int)) -> if 2<=0 then 1 else 2*(f) (2-1)
rec (g) : rec (g)
0 : 0
2 : 2
2<=0 : false
g : g
1 : 1
2 : 2
2-1 : 1
fun (f:(int -> int)) -> if 1<=0 then 1 else 1*(f) (1-1) :
  fun (f:(int -> int)) -> if 1<=0 then 1 else 1*(f) (1-1)
(g) (2-1) : fun (f:(int -> int)) -> if 1<=0 then 1 else 1*(f) (1-1)
rec (g) : rec (g)
0 : 0
1 : 1
1<=0 : false
g : g
1 : 1
1 : 1
1-1 : 0
```

```

fun (f:(int -> int)) -> if 0<=0 then 1 else 0*(f) (0-1) :
  fun (f:(int -> int)) -> if 0<=0 then 1 else 0*(f) (0-1)
(g) (1-1) : fun (f:(int -> int)) -> if 0<=0 then 1 else 0*(f) (0-1)
rec (g) : rec (g)
0 : 0
0 : 0
0<=0 : true
1 : 1

if 0<=0 then 1 else 0*(rec (g)) (0-1) : 1
((g) (1-1)) (rec (g)) : 1
(rec (g)) (1-1) : 1
1 : 1
1*(rec (g)) (1-1) : 1
if 1<=0 then 1 else 1*(rec (g)) (1-1) : 1
((g) (2-1)) (rec (g)) : 1
(rec (g)) (2-1) : 1
2 : 2
2*(rec (g)) (2-1) : 2
if 2<=0 then 1 else 2*(rec (g)) (2-1) : 2
((g) (2)) (rec (g)) : 2
(rec (g)) (2) : 2

letrec (f:(int -> int)) x = if x<=0 then 1 else x*(f) (x-1) in (f) (2) : 2

```

2.5 SECD machine

La SECD machine a été introduite par Landin [9] et utilisée par Henderson [8] pour implanter une variante du langage Lisp de manière portable et entièrement documentée.

Son nom provient de ses 4 registres :

- S : la pile (stack), contient les résultats intermédiaires durant le calcul des valeurs des expressions.
- E : l'environnement, contient les valeurs liées aux variables pendant l'évaluation.
- C : la liste de contrôle, contient le programme en langage machine en cours d'exécution.
- D : la sauvegarde (dump), sauvegarde les valeurs des autres registres lors d'appel de fonction.

Nous allons l'utiliser pour réaliser une machine pour implanter notre langage BSL simplement typé.

2.5.1 La machine

Une transition représente l'exécution de la commande au sommet de la pile c, avec l'environnement e, les valeurs dans la pile s et une sauvegarde dans d.

Les transitions de la SECD machine pour les termes locaux sont présentées Figure 2.6.

On s'intéresse plus particulièrement aux numéros 8 et 9 qui concernent la

récurtivité.

La transition 8 met la valeur $\text{RECL0}(f, x, C, E)$ au sommet de la pile de valeurs,

La transition 9 agit à la manière de la sémantique avec l'opérateur REC

8: $(S, E, \text{REC}(f, x, C') :: C, D) \Rightarrow (\text{RECL0}(f, x, C', E) :: S, E, C, D)$

La commande $\text{REC}(f, x, C')$ est l'amorce de la récursion de la fonction f. Elle met la fermeture récursive de f en sommet des piles de valeurs, sans changer ni l'environnement, ni le dump.

9: $(v :: \text{RECL0}(f, x, C', E') :: S, E, \text{APP} :: C, D) \Rightarrow (v :: \text{CLO}(x, C', (f, \text{RECL0}(f, x, C', E')) :: E') :: S, E, \text{APP} :: C, D)$

La commande APP avec une valeur v en sommet de la pile s et la valeur $\text{RECL0}(f, x, C', E')$ permet l'application récursive de la fonction. Elle échange la fermeture récursive par la fermeture classique dans laquelle f est associée à la fermeture récursive.

2.5.2 Compilation

La fonction de compilation $\llbracket \cdot \rrbracket : e \rightarrow (\text{Com})^*$ pour les termes locaux est décrite par la Figure 2.7.

Les valeurs sont : $\text{Com} ::= \text{FUN} \mid \text{CLO} \mid \text{REC} \mid \text{RECL0} \mid \text{IF} \mid \text{EQ}$

CLO est la fermeture de fonction.

REC est l'opérateur de récursivité.

RECL0 est la fermeture de fonction récursive.

2.5.3 Exemple

La fonction factorielle:

`letrec (f : int → int)x = (if x = 0 then 1 else (x*(f(x-1)))) in f 3`

Compilation:

$$\begin{aligned} & \llbracket \text{letrec}(f : \text{int} \rightarrow \text{int})x = (\text{ if } x = 0 \text{ then } 1 \text{ else } (x*(f(x-1)))) \text{ in } f \ 3 \rrbracket \\ &= \text{FUN}(f, \llbracket f \ 3 \rrbracket) :: \text{REC}(f, x, \llbracket (\text{ if } x = 0 \text{ then } 1 \text{ else } (x * (f(x-1)))) \rrbracket) :: \text{APP} \\ &= \text{FUN}(f, f :: 3 :: \text{APP}) :: \text{REC}(f, x, \llbracket x = 0 \rrbracket :: \text{IF}(\llbracket 1 \rrbracket, \llbracket (x * (f(x-1)))) \rrbracket) :: \text{APP} \\ &= \text{FUN}(f, f :: 3 :: \text{APP}) :: \text{REC}(f, x, x :: 0 :: \text{IF}(1, x :: \llbracket (f(x-1)) \rrbracket :: *)) :: \text{APP} \\ &= \text{FUN}(f, f :: 3 :: \text{APP}) :: \text{REC}(f, x, x :: 0 :: \text{IF}(1, x :: f :: \llbracket (x-1) \rrbracket :: \text{APP} :: *)) :: \text{APP} \\ &= \text{FUN}(f, f :: 3 :: \text{APP}) :: \text{REC}(f, x, x :: 0 :: \text{IF}(1, x :: f :: x :: 1 :: - :: \text{APP} :: *)) :: \text{APP} \end{aligned}$$

Execution (Figure 2.8):

Quelques notations pour alléger le tableau d'exécution:

$\llbracket e \rrbracket = x :: 0 :: \text{IF}(1, x :: f :: x :: 1 :: - :: \text{APP} :: *)$

$E_1 = (f, \text{RECL0}(f, x, \llbracket e \rrbracket, E))$

$D_0 = (E, C)$

$D_1 = ((f, \text{RECL0}(f, x, \llbracket e \rrbracket, E)) :: E, [])$

$D_2 = ((x, 3) :: (f, \text{RECL0}(f, x, \llbracket e \rrbracket, E)) :: E, *)$

$D_3 = ((x, 2) :: (f, \text{RECL0}(f, x, \llbracket e \rrbracket, E)) :: E, *)$

$D_4 = ((x, 1) :: (f, \text{RECL0}(f, x, \llbracket e \rrbracket, E)) :: E, *)$

FIG. 2.6 – Transitions de la seed

	AVANT				APRÈS			
	S	E	C	D	S	E	C	D
1	S	E	\perp	$(E', C') :: D$	S	E'	C'	D
2	S	E	$x :: C$	D	$E(x) :: S$	E	C	D
3	S	E	$n :: C$	D	$n :: S$	E	C	D
4	S	E	$b :: C$	D	$b :: S$	E	C	D
5	S	E	$\text{FUN}(x, C') :: C$	D	$\text{CLO}(x, C', E) :: S$	E	C	D
6	$v :: \text{CLO}(x, C', E') :: S$	E	$\text{APP} :: C$	D	S	$(x, v) :: E'$	C'	$(E, C) :: D$
7	$v_1 :: v_2 :: S$	E	$\oplus :: C$	D	$(v_1 \oplus v_2) :: S$	E	C	D
8	S	E	$\text{REC}(f, x, C') :: C$	D	$\text{RECLC}(f, x, C', E) :: S$	E	C	D
9	$v :: \text{RECLC}(f, x, C', E') :: S$	E	$\text{APP} :: C$	D	$v :: \text{CLO}(x, C', (f, \text{RECLC}(f, x, C', E'))) :: E' :: S$	E	$\text{APP} :: C$	D
10	$\text{true} :: S$	E	$(\text{IF}(C_1, C_2)) :: C$	D	S	E	$C_1 @ C$	D
11	$\text{false} :: S$	E	$(\text{IF}(C_1, C_2)) :: C$	D	S	E	$C_2 @ C$	D

BSλ simplement typé	Commandes
c	c
$e_1 \oplus e_2$	$\llbracket e_1 \rrbracket :: \llbracket e_2 \rrbracket :: \oplus$
$\text{fun}(x : t) \rightarrow e$	$\text{FUN}(x, \llbracket e \rrbracket)$
$\text{let } (x : t) = e_1 \text{ in } e_2$	$\text{FUN}(x, \llbracket e_2 \rrbracket) :: \llbracket e_1 \rrbracket :: \text{APP}$
$\text{letrec } (f : t) x = e_1 \text{ in } e_2$	$\text{FUN}(f, \llbracket e_2 \rrbracket) :: \text{REC}(f, x, \llbracket e_1 \rrbracket) :: \text{APP}$
$\text{if } e_1 \text{ then } e_2 \text{ else } e_3$	$\llbracket e_1 \rrbracket :: \text{IF}(\llbracket e_2 \rrbracket, \llbracket e_3 \rrbracket)$
$e_1 = e_2$	$\llbracket e_1 \rrbracket :: \llbracket e_2 \rrbracket :: \text{EQ}$
$e_1 e_2$	$\llbracket e_1 \rrbracket :: \llbracket e_2 \rrbracket :: \text{APP}$

FIG. 2.7 – *compilation*

FIG. 2.8 – Exemple : factorielle

S	E	$\text{FUN}(f, f :: 3 :: \text{APP}) :: \text{REC}(f, x, \llbracket e \rrbracket) :: \text{APP} :: C$	D
$\text{CLO}(f, f :: 3 :: \text{APP}, E) :: S$	E	$\text{REC}(f, x, \llbracket e \rrbracket) :: \text{APP} :: C$	D
$\text{RECLCLO}(f, x, \llbracket e \rrbracket, E) :: \text{CLO}(f, f :: 3 :: \text{APP}, E) :: S$	E	$\text{APP} :: C$	D
S	$(f, \text{RECLCLO}(f, x, \llbracket e \rrbracket, E)) :: E$	$f :: 3 :: \text{APP}$	$D_0 :: D$
$\text{RECLCLO}(f, x, \llbracket e \rrbracket, E) :: S$	$E_1 :: E$	$3 :: \text{APP}$	$D_0 :: D$
$3 :: \text{RECLCLO}(f, x, \llbracket e \rrbracket, E) :: S$	$E_1 :: E$	APP	$D_0 :: D$
$3 :: \text{CLO}(x, \llbracket e \rrbracket, E_1 :: E) :: S$	$E_1 :: E$	APP	$D_0 :: D$
S	$(x, 3) :: E_1 :: E$	$\llbracket e \rrbracket$	$D_1 :: D_0 :: D$
S	$(x, 3) :: E_1 :: E$	$x :: 0 ::= \text{IF}(1, x :: f :: x :: 1 :: - :: \text{APP} :: *)$	$D_1 :: D_0 :: D$
$..$			
$2 :: \text{RECLCLO}(f, x, \llbracket e \rrbracket, E) :: 3 :: S$	$(x, 3) :: E_1 :: E$	$\text{APP} :: *$	$D_1 :: D_0 :: D$
$2 :: \text{CLO}(x, \llbracket e \rrbracket, E_1 :: E) :: 3 :: S$	$(x, 3) :: E_1 :: E$	$\text{APP} :: *$	$D_1 :: D_0 :: D$
$3 :: S$	$(x, 2) :: E_1 :: E$	$\llbracket e \rrbracket$	$D_2 :: D_1 :: D_0 :: D$
$..$			
$1 :: \text{RECLCLO}(f, x, \llbracket e \rrbracket, E) :: 2 :: 3 :: S$	$(x, 2) :: E_1 :: E$	$\text{APP} :: *$	$D_2 :: D_1 :: D_0 :: D$
$1 :: \text{CLO}(x, \llbracket e \rrbracket, E_1 :: E) :: 2 :: 3 :: S$	$(x, 2) :: E_1 :: E$	$\text{APP} :: *$	$D_2 :: D_1 :: D_0 :: D$
$1 :: \text{CLO}(x, \llbracket e \rrbracket, E_1 :: E) :: 2 :: 3 :: S$	$(x, 2) :: E_1 :: E$	$\text{APP} :: *$	$D_2 :: D_1 :: D_0 :: D$
$2 :: 3 :: S$	$(x, 1) :: E_1 :: E$	$\llbracket e \rrbracket$	$D_3 :: D_2 :: D_1 :: D_0 :: D$
$..$			
$0 :: \text{RECLCLO}(f, x, \llbracket e \rrbracket, E) :: 1 :: 2 :: 3 :: S$	$(x, 1) :: E_1 :: E$	$\text{APP} :: *$	$D_3 :: D_2 :: D_1 :: D_0 :: D$
$0 :: \text{CLO}(x, \llbracket e \rrbracket, E_1 :: E) :: 1 :: 2 :: 3 :: S$	$(x, 1) :: E_1 :: E$	$\text{APP} :: *$	$D_3 :: D_2 :: D_1 :: D_0 :: D$
$1 :: 2 :: 3 :: S$	$(x, 0) :: E_1 :: E$	$\llbracket e \rrbracket$	$D_4 :: D_3 :: D_2 :: D_1 :: D_0 :: D$
$1 :: 2 :: 3 :: S$	$(x, 0) :: E_1 :: E$	$x :: 0 ::= \text{IF}(1, x :: f :: x :: 1 :: - :: \text{APP} :: *)$	$D_4 :: D_3 :: D_2 :: D_1 :: D_0 :: D$
$..$			
$1 :: 1 :: 2 :: 3 :: S$	$(x, 0) :: E_1 :: E$		$D_4 :: D_3 :: D_2 :: D_1 :: D_0 :: D$
$1 :: 1 :: 2 :: 3 :: S$	$(x, 1) :: E_1 :: E$	$*$	$D_3 :: D_2 :: D_1 :: D_0 :: D$
$1 :: 2 :: 3 :: S$	$(x, 1) :: E_1 :: E$		$D_3 :: D_2 :: D_1 :: D_0 :: D$
$1 :: 2 :: 3 :: S$	$(x, 2) :: E_1 :: E$	$*$	$D_2 :: D_1 :: D_0 :: D$
$2 :: 3 :: S$	$(x, 2) :: E_1 :: E$		$D_2 :: D_1 :: D_0 :: D$
$2 :: 3 :: S$	$(x, 3) :: E_1 :: E$	$*$	$D_1 :: D_0 :: D$
$6 :: S$	$(x, 3) :: E_1 :: E$		$D_1 :: D_0 :: D$
$6 :: S$	$E_1 :: E$		$D_0 :: D$
$6 :: S$	E	C	D

Chapitre 3

BS λ simplement typé

Le BS λ simplement typé est une extension du micro-ML présenté précédemment (Section 2.4.1) à l'aide des opérations parallèles du BS λ -calcul. La différence essentielle est dans le typage des termes.

Pour traiter le parallélisme, il faut introduire de nouveaux termes.

3.1 Grammaires

– Termes

L'ensemble des termes ajoutés pour le parallélisme est donné par la grammaire suivante :

1. Termes locaux :

$e ::= \text{is-nc } e$

is-nc est un symbole-fonction pour une fonction qui retourne un booléen : test d'égalité avec la constante polymorphe nc.

2. Termes globaux :

$e ::= \text{mkpar } e \mid \text{apply } e \ e$
 $\mid \text{if } e \text{ at } e \text{ then } e \text{ else } e$
 $\mid \text{get } e \ e \mid \text{put } e$

mkpar est le constructeur parallèle. Il permet d'appliquer l'expression e à tous les processeurs.

apply est l'apporteur parallèle. Il permet l'application point à point.

if ... at ... est la conditionnelle globale.

get est le multi-get, un échange collectif de données avec synchronisation (reception de messages).

put est le put. C'est un complément du get en envoi de message.

3. Les termes suivants peuvent être locaux ou globaux :

$e ::= \text{fun } (x : t) \rightarrow e \mid \text{let } (x : t) = e \text{ in } e$
 $\mid \text{letrec } (f : t \rightarrow t') \ x = e \text{ in } e$
 $\mid \text{if } e \text{ then } e \text{ else } e \mid e \ e$

Pour les termes **fun**, **let** et **letrec** on ajoute le type de la variable

pour permettre les restrictions vis à vis de l'application.

– Constantes

$c ::= \text{nprocs} \mid \text{nc}$

nprocs est le nombre de processeurs, nc est la valeur “no communication” pour les instructions d'échanges.

– Types

Pour respecter les sortes global et local, on introduit la sorte t pour les types “locaux” et la sorte \bar{t} pour les types “globaux”. Les types acceptables sont décrits par les grammaires suivantes :

$t ::= \text{int} \mid \text{bool} \mid t \rightarrow t$

$\bar{t} ::= t \text{ par } \mid t \rightarrow \bar{t} \mid \bar{t} \rightarrow \bar{t}$

$t ::= t \mid \bar{t}$

Le type de forme $\bar{t} \rightarrow t$ n'est pas acceptable.

– Valeurs

A la grammaire de valeurs définies dans la section 2.4.1 ($val ::= c \mid \lambda x.e$)

On ajoute les valeurs vectorielles: $\langle val, \dots, val \rangle$

On a ainsi comme grammaire de valeurs: $val_{\triangleright} ::= c \mid \lambda x.e \mid \langle val, \dots, val \rangle$

3.2 Opérations parallèles

– MKPAR

Le terme `mkpar e` représente un vecteur dont les valeurs sont données par la fonction `e` appliquée à chaque numéro de processeur.

– APPLY

Le terme `apply e1e2` représente l'application point a point des fonctions `e1` aux valeurs `e2`

– IFAT

Le terme `if e1 at e2 then e3 else e4` représente la conditionnelle globale. Si la valeur du vecteur `e1` en `e2` est `true` alors la valeur résultante est donnée par `e3` sinon par `e4`.

– GET

Le terme `get < v0, ..., vp-1 > < f0, ..., fp-1 >` représente le multi-échange de données. Chaque `fi` est une fonction des noms de processeurs vers les valeurs booléennes `true` ou `false`. Si `fij = true` alors le processeur `i` recevra le terme `ej`, si `j ∈ {0, ..., p-1}`. Sinon le processeur `i` ne recevra aucun message du processeur `j` et la valeur au processeur `i` sera une fonction qui appliquée à `j` donnera la valeur `nc`.

Il permet aux processeurs de recevoir plusieurs messages différents.

– PUT

Le terme `put < f0, ..., fp-1 >` permet d'envoyer plusieurs messages différents à différents processeurs en une seule super-étape. Si `fij = nc`, il n'y a pas de communication. Sinon la valeur `fij` est envoyée au processeur `j` par le processeur `i`, à condition que `i ∈ {0, ..., p-1}`.

3.3 Sémantique naturelle

Cette sémantique d'évaluation sert de définition à notre langage. Ses jugements sont de la forme $e \triangleright v$ où $v \in \text{val} \cup \text{val}_\triangleright$. À gauche de \triangleright , l'expression BSL simplement typé; à droite, la valeur évaluée pour cette expression.

$$[\text{NPROCS}] \frac{}{\text{nprocs} \triangleright p}$$

où p est une constante (un nombre naturel \geq définie extérieurement (il y a ainsi une sémantique du langage par valeur positive de p))

$$[\text{ISNCT}] \frac{e \triangleright nc}{\text{is_nc } e \triangleright \text{true}}$$

$$[\text{ISNCF}] \frac{e \triangleright v \neq nc}{\text{is_nc } e \triangleright \text{false}}$$

$$[\text{FUN}] \frac{}{\text{fun } (x : t) \rightarrow e \triangleright \text{fun } (x : t) \rightarrow e}$$

$$[\text{LET}] \frac{e_1 \triangleright v_1 \quad e_2[x \leftarrow v_1] \triangleright v}{\text{let } (x : t) = e_1 \text{ in } e_2 \triangleright v}$$

$$[\text{REC}] \frac{e(\text{Rec } e)x \triangleright v}{(\text{Rec } e)x \triangleright v}$$

$$[\text{LETREC}] \frac{e_2[f \leftarrow \text{Rec}(\text{fun}(f : t \rightarrow t') \rightarrow \text{fun}(x : t) \rightarrow e_1)] \triangleright v}{\text{letrec } (f : t \rightarrow t') x = e_1 \text{ in } e_2 \triangleright v}$$

$$[\text{IFT}] \frac{e_1 \triangleright \text{true} \quad e_2 \triangleright v}{\text{if } e_1 \text{ then } e_2 \text{ else } e_3 \triangleright v}$$

$$[\text{IFF}] \frac{e_1 \triangleright \text{false} \quad e_3 \triangleright v}{\text{if } e_1 \text{ then } e_2 \text{ else } e_3 \triangleright v}$$

$$[\text{EQ}] \frac{e_1 \triangleright v \quad e_2 \triangleright v}{e_1 = e_2 \triangleright \text{true}}$$

$$[\text{NEQ}] \frac{e_1 \triangleright v_1 \quad e_2 \triangleright v_2 \quad v_1 \neq v_2}{e_1 = e_2 \triangleright \text{false}}$$

$$[\text{APP}] \frac{e_1 \triangleright \text{fun } (x : t) \rightarrow e \quad e_2 \triangleright v_2 \quad e[x \leftarrow v_2] \triangleright v}{e_1 e_2 \triangleright v}$$

$$[\text{MKPAR}] \frac{e_1 \triangleright \text{fun } (x : t) \rightarrow e \quad \forall i \, e[x \leftarrow i] \triangleright v_i}{\text{mkpar } e_1 \triangleright \langle v_0, \dots, v_{p-1} \rangle}$$

La fonction représentée par e_1 est appliquée en chaque point au numéro du processeur.

$$[\text{APPLY}] \frac{e_1 \triangleright \langle \text{fun}(x_0 : t) \rightarrow u_0, \dots, \text{fun}(x_{p-1} : t) \rightarrow u_{p-1} \rangle \quad e_2 \triangleright \langle w_0, \dots, w_{p-1} \rangle \quad \forall i \ u_i[x_i \leftarrow w_i] \triangleright v_i}{\text{apply } e_1 e_2 \triangleright \langle v_0, \dots, v_{p-1} \rangle}$$

Chaque fonction $\text{fun } (x_i : \text{int}) \rightarrow u_i$ de e_1 est appliquée à la valeur w_i de e_2 .

$$[\text{IFATT}] \frac{e_1 \triangleright \langle v_0, \dots, v_{p-1} \rangle \quad e_2 \triangleright n \quad v_n = \text{true} \quad e_3 \triangleright v}{\text{if } e_1 \text{ at } e_2 \text{ then } e_3 \text{ else } e_4 \triangleright v}$$

$$[\text{IFATF}] \frac{e_1 \triangleright \langle v_0, \dots, v_{p-1} \rangle \quad e_2 \triangleright n \quad v_n = \text{false} \quad e_4 \triangleright v}{\text{if } e_1 \text{ at } e_2 \text{ then } e_3 \text{ else } e_4 \triangleright v}$$

La valeur de e_2 est évaluée en chaque processeur pour déterminer quelle valeur booléenne sera prise en compte pour le branchement.

$$[\text{GET}] \frac{e_1 \triangleright \langle v_0, \dots, v_{p-1} \rangle \quad e_2 \triangleright \langle f_0, \dots, f_{p-1} \rangle \quad \forall i \forall j \ f_i j \triangleright b_{ij} \quad \text{req}(i) = \{j | b_{ij} = \text{true}\} = \{n_{i1}, \dots, n_{ik_i}\}}{\text{get } e_1 e_2 \triangleright \langle \dots, \underbrace{\text{fun } n_{i1} \rightarrow v_{n_{i1}} | \dots | n_{ik_i} \rightarrow v_{n_{ik_i}} | __ \rightarrow nc}_{\text{lieu } i}, \dots \rangle}$$

Chaque f_i s'applique à tous les numéros de processeurs j en une valeur booléenne qui détermine à quels processeurs (j) la valeur v_i sera transmise.

$$[\text{PUT}] \frac{e \triangleright \langle f_0, \dots, f_{p-1} \rangle \quad \forall i \ \text{dest}(i) = \{j | f_i j \triangleright v_{ij} \neq nc\} \quad \forall j. \{n_{j1}, \dots, n_{jk_j}\} = \{i | j \in \text{dest}(i)\}}{\text{put } e \triangleright \langle \dots, \underbrace{\text{fun } \begin{array}{l} n_{j1} \rightarrow v_{n_{j1}j} \\ \dots \\ n_{jk_j} \rightarrow v_{n_{jk_j}j} \\ __ \rightarrow nc \end{array}}_{\text{lieu } j}, \dots \rangle}$$

Chaque f_i s'applique à tous les numéros de processeurs j . Si la valeur n'est pas nc , elle est transmise au processeur j , sinon elle ne l'est pas.

La forme $\text{fun } n_0 \rightarrow v_0 | \dots | n_k \rightarrow v_k | __ \rightarrow v_z$ correspond à la conditionnelle imbriquée:

```
fun (x:int)-> if x=n0 then v0
  else (if x=n1 then v1
    else (...
      (if x=nk then vk else vz)...))
```

3.3.1 Nouvelle sémantique naturelle avec environnement

Pour des soucis de preuve et de programmation, il nous semblait nécessaire d'avoir une sémantique dévaluation avec un environnement. Cet environnement est essentiellement utile pour les fonctions, puisque lors des échanges de fonctions, il est utile de conserver l'environnement des variables liées. On a ainsi une

description plus proche de la machine SECD cible. On a besoin de redéfinir les valeurs pour cette sémantique.

$val_E ::= c \mid [\lambda x.e, E]$ et $val_{\triangleright_E} ::= c \mid [\lambda x.e, E] \mid < val_E, \dots, val_E >$

$$[0] \frac{E(x) = v}{x \triangleright_E v}$$

$$[FUN] \frac{}{E \vdash \text{fun } (x : t) \rightarrow e \triangleright_E [\text{fun}(x : t) \rightarrow e, E]}$$

$$[NPROCS] \frac{}{E \vdash \text{nprocs} \triangleright_E p}$$

$$[IS_NC] \frac{E \vdash e \triangleright_E v \quad E \vdash (v = \text{nc}) \triangleright_E b}{E \vdash \text{is_nc } e \triangleright_E b}$$

$$[LET] \frac{E \vdash e_1 \triangleright_E v_1 \quad (x, v_1) :: E \vdash e_2 \triangleright_E v}{E \vdash \text{let } (x : t) = e_1 \text{ in } e_2 \triangleright_E v}$$

$$[REC] \frac{E \vdash e \ (\text{Rec } (f, e)) x \triangleright_E v}{E \vdash (\text{Rec}(f, e)) x \triangleright_E v}$$

$$[LETREC] \frac{(f, \text{Rec}(f, \text{fun}(f : t \rightarrow t') \rightarrow \text{fun}(x : t) \rightarrow e_1)) :: E \vdash e_2 \triangleright_E v}{E \vdash \text{letrec } (f : t \rightarrow t') x = e_1 \text{ in } e_2 \triangleright_E v}$$

Pour traiter la récursivité, la différence essentielle avec la sémantique précédente est qu'on associe la fonction récursive à sa valeur exprimée à l'aide de l'opérateur de récursion **Rec** dans l'environnement.

$$[IFT] \frac{E \vdash e_1 \triangleright_E \text{true} \quad E \vdash e_2 \triangleright_E v}{E \vdash \text{if } e_1 \text{ then } e_2 \text{ else } e_3 \triangleright_E v}$$

$$[IFF] \frac{E \vdash e_1 \triangleright_E \text{false} \quad E \vdash e_3 \triangleright_E v}{E \vdash \text{if } e_1 \text{ then } e_2 \text{ else } e_3 \triangleright_E v}$$

$$[EQ] \frac{E \vdash e_1 \triangleright_E v \quad E \vdash e_2 \triangleright_E v}{E \vdash e_1 = e_2 \triangleright_E \text{true}}$$

$$[NEQ] \frac{E \vdash e_1 \triangleright_E v_1 \quad E \vdash e_2 \triangleright_E v_2 \quad v_1 \neq v_2}{E \vdash e_1 = e_2 \triangleright_E \text{false}}$$

$$[APP] \frac{E \vdash e_1 \triangleright_E [\text{fun } (x : t) \rightarrow e, E'] \quad E \vdash e_2 \triangleright_E v_2 \quad (x, v_2) :: E' \vdash e \triangleright_E v}{E \vdash e_1 e_2 \triangleright_E v}$$

$$[MKPAR] \frac{E \vdash e_1 \triangleright_E [\text{fun}(x : t) \rightarrow e, E'] \quad \forall i(x, i) :: E' \vdash e \triangleright_E v_i}{E \vdash \text{mkpar } e_1 \triangleright_E < v_0, \dots, v_{p-1} >}$$

$$[APPLY] \frac{E \vdash e_1 \triangleright_E < \dots, [\text{fun}(x : t) \rightarrow u_i, E_i], \dots > \quad E \vdash e_2 \triangleright_E < \dots, w_i, \dots > \quad \forall i(x, w_i) :: E_i \vdash u_i \triangleright_E v_i}{\text{apply } e_1 e_2 \triangleright_E < \dots, v_i, \dots >}$$

$$[\text{IFATT}] \frac{E \vdash e_1 \triangleright_E < v_0, \dots, v_{p-1} > \quad E \vdash e_2 \triangleright_E n \quad v_n = \text{true} \quad E \vdash e_3 \triangleright_E v}{E \vdash \text{if } e_1 \text{ at } e_2 \text{ then } e_3 \text{ else } e_4 \triangleright_E v}$$

$$[\text{IFATF}] \frac{E \vdash e_1 \triangleright_E < v_0, \dots, v_{p-1} > \quad E \vdash e_2 \triangleright_E n \quad v_n = \text{false} \quad E \vdash e_4 \triangleright_E v}{E \vdash \text{if } e_1 \text{ at } e_2 \text{ then } e_3 \text{ else } e_4 \triangleright_E v}$$

Dans la règle [GET]:
si les valeurs de e_1 sont des fonctions où $v_i = [\text{fun } x \rightarrow c_i, E_i]$
alors $\forall x \in FV(c_i)$ renommer x en $x.i$: $c_i \rightarrow c'_i$, $E_i \rightarrow E'_i$ et $v_i \rightarrow v'_i$,
sinon $E_i = \emptyset$.

$$[\text{GET}] \frac{\begin{array}{c} E \vdash e_1 \triangleright_E < \dots, v_i, \dots > \quad E \vdash e_2 \triangleright_E < \dots, [f_i, F_i], \dots > \\ \forall i \forall j F_i \vdash f_{ij} \triangleright_E b_{ij} \quad req(i) = \{j | b_{ij} = \text{true}\} = \{n_i, \dots, n_{i_{k_i}}\} \end{array}}{E \vdash \text{get } e_1 \text{ } e_2 \triangleright_E < \dots, \underbrace{[\text{fun } n_{i1} \rightarrow v'_{n_{i1}} | \dots | n_{i_{k_i}} \rightarrow v'_{n_{i_{k_i}}} | _ \rightarrow nc, \cup_{j \in n_{i1}, \dots, n_{i_{k_i}}} E'_j]}_{\text{lieu } i}, \dots >}$$

Dans la règle du [PUT]:
si les valeurs de v_{ij} sont des fonctions où $v_{ij} = [\text{fun } x \rightarrow c_{ij}, E_{ij}]$ et $\forall i, j, v_{ij} \neq nc$
alors $\forall x \in FV(c_{ij})$ renommer x en $x.i$: $c_{ij} \rightarrow c'_{ij}$, $E_{ij} \rightarrow E'_{ij}$ et $v_{ij} \rightarrow v'_i$,
sinon $E_{ij} = \emptyset$
Remarque: v_{ij} est la valeur envoyée à j par i

$$[\text{PUT}] \frac{\begin{array}{c} E \vdash e \triangleright_E < \dots, [f_i, F_i], \dots > \\ \forall i \text{ dest}(i) = \{j | F_i \vdash f_{ij} \triangleright_E v_{ij}, v_{ij} \neq nc\} \end{array}}{\text{put } e \triangleright_E < \dots, \underbrace{\begin{array}{c} \text{fun } n_{j1} \rightarrow v'_{n_{j1}j}, \cup_{i \in \{n_{j1}, \dots, n_{jk_j}\}} E'_{ij} \\ | \dots \\ n_{jk_j} \rightarrow v'_{n_{jk_j}j} \\ | _ \rightarrow nc \end{array}}_{\text{lieu } j}, \dots >}$$

$$\text{tel que } \{n_{j1}, \dots, n_{jk_j}\} = \{i | j \in \text{dest}(i)\}$$

Des problèmes de preuves nous ont amenés à conserver la première sémantique naturelle pour la suite.

Exemple

La fonction factorielle avec environnement.

```
letrec (f:int->int) x= if x<=0 then 1 else x*(f (x-1)) in f 2;;

f : rec (f,fun (x:int) -> fun (f:(int -> int)) -> if x<=0 then 1 else x*(f) (x-1))
2 : 2

g : [g,(f,rec (f,g));[]]
  o\'u g=fun (x:int) -> fun (f:(int -> int)) -> if x<=0 then 1 else x*(f) (x-1)
2 : 2

h : [h,(x,2);(f,rec (f,g));[]]
  o\'u h=fun (f:(int -> int)) -> if x<=0 then 1 else x*(f) (x-1)

(g) (2) : [h,(x,2);(f,rec (f,g));[]]
rec (f,g) : rec (f,g) \\\ x : 2 \\\

0 : 0 \\\ x<=0 : false \\\ x : 2 \\\ f : rec (f,g) \\\ x : 2 \\\ 1 : 1 \\\ x-1 : 1 \\\
g : [g,(f,rec (f,g));(x,2);(f,rec (f,g));[]]
1 : 1
h : [h,(x,1);(f,rec (f,g));(x,2);(f,rec (f,g));[]]
(g) (1) : [h,(x,1);(f,rec (f,g));(x,2);(f,rec (f,g));[]]
rec (f,g) : rec (f,g)

x : 1 \\\ 0 : 0 \\\ x<=0 : false \\\ x : 1 \\\ f : rec (f,g) \\\ x : 1 \\\ 1 : 1 \\\ x-1 : 0 \\\
g : [g,(f,rec (f,g));(x,1);(f,rec (f,g));(x,2);(f,rec (f,g));[]]
0 : 0
h : [h,(x,0);(f,rec (f,g));(x,1);(f,rec (f,g));(x,2);(f,rec (f,g));[]]
(g) (0) : [h,(x,0);(f,rec (f,g));(x,1);(f,rec (f,g));(x,2);(f,rec (f,g));[]]
rec (f,g) : rec (f,g)

x : 0 \\\ 0 : 0 \\\ x<=0 : true \\\ 1 : 1 \\\
if x<=0 then 1 else x*(f) (x-1) : 1
((g) (0)) (rec (f,g)) : 1
(f) (x-1) : 1
x*(f) (x-1) : 1
if x<=0 then 1 else x*(f) (x-1) : 1
((g) (1)) (rec (f,g)) : 1
(f) (x-1) : 1
x*(f) (x-1) : 2
if x<=0 then 1 else x*(f) (x-1) : 2
((g) (2)) (rec (f,g)) : 2
(f) (2) : 2

letrec (f:(int -> int)) x = if x<=0 then 1 else x*(f) (x-1) in (f) (2) : 2
```


3.3.2 Correction de la sémantique naturelle du $BS\lambda$ simplement typé par rapport au $BS\lambda_p$

Il s'agit de montrer que les règles d'évaluation de la sémantique naturelle respectent l'équivalence $BS\lambda_p$. Pour cela il faut traduire certains termes et on suppose les égalités syntaxiques suivantes :

$BS\lambda$ simplement typé	$BS\lambda_p$
nprocs	p
c	c
fun $x \rightarrow e$	$\lambda x.e$
let $(x:t)=e_1$ in e_2	$(\lambda x.e_2)e_1$
letrec $(f:t) x = e_1$ in e_2	$(\lambda f e_2) (Y (\lambda f x.e_1))$
Rec	Y
if e_1 then e_2 else e_3	$e_1 \rightarrow e_2, e_3$
mkpar	$\lambda f. < f0, f1, \dots, f(p-1) >$
apply	# (infixe)
if e_1 at e_2 then e_3 else e_4	$e_1 \xrightarrow{e_3} e_3, e_4$
get	?? (infixe)
put	!

Theorème 1 Si $e \triangleright v$ alors $e =_{BS\lambda_p} v$ où e est une expression close.

Preuve

On suppose par induction que l'évaluation des sous-expressions est correcte relativement à $BS\lambda_p$.

– Cas des constantes

Soient $e = c$ une expression du $BS\lambda$ simplement typé et $v = c$ une valeur dans $BS\lambda_p$

La seule règle applicable à e est [CONT] donc $e \triangleright v$. Ces expressions sont égales donc on a bien $e=v$.

– Cas fonctionnel

Soient $e = (\text{fun}(x : t) \rightarrow g)$ une expression du $BS\lambda$ simplement typé et $v = \text{fun}(x : t) \rightarrow e$ une valeur dans $BS\lambda_p$

La seule règle applicable à e est [FUN] donc $e \triangleright v$.

Ces expressions sont égales donc on a bien $e=v$.

– Cas du let

Correction de $e = \text{let } (x : t) = e_1 \text{ in } e_2 \triangleright v$.

La seule règle applicable à e est [LET] donc $e \triangleright v$

Comme hypothèse d'induction on a $e_1 = v_1$

et $e_2[x \leftarrow v_1] = v$ car on a $e \triangleright v$.

Donc $e = (\text{let } (x : t) = e_1 \text{ in } e_2) = (\lambda x.e_2)e_1$

$= e_2[x \leftarrow e_1]$ par β – Reduction

$= e_2[x \leftarrow v_1]$ par hypothèse

$= v$

- Cas de la récursivité

Correction de $e = \text{Rec } e_1 \ x \triangleright v$
 La seule règle applicable à e est [REC] donc $e \triangleright v$.
 Comme hypothèse d'induction, on a $e_1(\text{Rec } e_1)x = v = e_1(Y \ e_1)x$
 D'où $\text{Rec } e_1 \ x = (Y \ e)x$
 Comme Y est l'opérateur de récursivité $(Y \ e)x = e(Y \ e)x = v$
 Et ainsi $e = v$
 Correction de $e = (\text{letrec } (f : t \rightarrow t') \ x = e_1 \text{ in } e_2) \triangleright v$
 La seule règle applicable à e est [LETREC] donc $e \triangleright v$ Comme hypothèse d'induction on a :
 $e_2[f \leftarrow \text{Rec}(\text{fun}(f : t \rightarrow t') \rightarrow \text{fun}(x : t) \rightarrow e_1)] = (\lambda f. e_2)(Y(\lambda f. (\lambda x. e_1)))$
 et $e_2[f \leftarrow \text{Rec}(\text{fun}(f : t \rightarrow t') \rightarrow \text{fun}(x : t) \rightarrow e_1)] = v$
 D'où $\text{letrec } (f : t \rightarrow t') \ x = (\lambda f. e_2)(Y(\lambda f. (\lambda x. e_1))) = v$
- Cas de la condition

Correction de $e = \text{if } e_1 \text{ then } e_2 \text{ else } e_3 \triangleright v$
 Les seules règles applicables à e sont soit [IFT], soit [IFF] selon l'évaluation de e_1 donc $e \triangleright v$
 On suppose par induction que soit $e_1 = \text{true}$, soit $e_1 = \text{false}$
 que $e_2 = v_2$
 et que $e_3 = v_3$
 Si $e_1 = \text{true}$ alors $v = v_2$ sinon $v = v_3$
 On a $e \triangleright v_2$ si $e_1 = \text{true}$ et $e \triangleright v_3$ si $e_1 = \text{false}$.

D'où $e = \text{if } e_1 \text{ then } e_2 \text{ else } e_3 = e_1 \rightarrow e_2, e_3$
 Si $e_1 = \text{true}$ alors $e = \text{true} \rightarrow e_2, e_3$
 et $e = e_2 = v_2$
 Sinon $e_1 = \text{false}$ alors $e = \text{false} \rightarrow e_2, e_3$
 et $e = e_3 = v_3$
- Cas de l'application

Correction de $e = e_1 \ e_2 \triangleright v$.
 La seule règle applicable à e est [APP] donc $e \triangleright v$. Comme hypothèse d'induction on a $e_1 = \text{fun}(x : t) \rightarrow e$,
 $e_2 = v_2$ et $e[x \leftarrow v_2] = v$ car on a $e \triangleright v$.
 D'où $e_1 \ e_2 = (\text{fun}(x : t) \rightarrow e) \ e_2$
 $= (\lambda x. e) e_2$
 $= e[x \leftarrow e_2]$ par les règles de $\text{BS}\lambda_p$
 $= e[x \leftarrow v_2]$ par hypothèse d'induction
 $= v$ par hypothèse d'induction.
- Cas du constructeur parallèle

Correction de $e = \text{mkpar } c \triangleright \langle \dots, v_i, \dots \rangle$
 La seule règle applicable à e est [MKPAR] donc $e \triangleright \langle \dots, v_i, \dots \rangle$ On suppose par induction que $e = \text{fun}(x : t) \rightarrow f$
 et $\forall i f[x \leftarrow i] = v_i$ car on a $e \triangleright \langle \dots, v_i, \dots \rangle$.

$e = \text{mkpar } c = \pi \ c = \pi \lambda x. f$ où $\pi = (\lambda g. \langle \dots, g_i, \dots \rangle)$
 $e = \langle \dots, (\lambda x. f) i, \dots \rangle = \langle \dots, f[x \leftarrow i], \dots \rangle$

$$e = \langle \dots, v_i, \dots \rangle$$

– Cas de l'application parallèle

Correction de $e = \text{apply } e_1 e_2 \triangleright \langle \dots, v_i, \dots \rangle$

La seule règle applicable à e est [APPLY] donc $e \triangleright \langle \dots, v_i, \dots \rangle$

On suppose par induction que $e_1 = \langle \text{fun}(x_0 : t) \rightarrow f_0, \dots, \text{fun}(x_{p-1} : t) \rightarrow f_{p-1} \rangle$,

$e_2 = \langle w_0, \dots, w_{p-1} \rangle$

et $\forall i f_i[x_i \leftarrow w_i] = v_i$ car on a $e \triangleright \langle \dots, v_i, \dots \rangle$.

$$e = \text{apply } e_1 e_2 = e_1 \# e_2$$

$$e = \langle \text{fun}(x_0 : t) \rightarrow f_0, \dots, \text{fun}(x_{p-1} : t) \rightarrow f_{p-1} \rangle \# \langle w_0, \dots, w_{p-1} \rangle$$

$$e = \langle (\text{fun}(x_0 : t) \rightarrow f_0)w_0, \dots, (\text{fun}(x_{p-1} : t) \rightarrow f_{p-1})w_{p-1} \rangle$$

$$e = \langle f_0[x_0 \leftarrow w_0], \dots, f_{p-1}[x_{p-1} \leftarrow w_{p-1}] \rangle$$

$$e = \langle v_0, \dots, v_{p-1} \rangle$$

– Cas de la condition parallèle

Correction de $e = \text{if } e_1 \text{ at } e_2 \text{ then } e_3 \text{ else } e_4 \triangleright v$

Les seules règles applicables à e sont soit [IFATT], soit [IFATF] selon l'évaluation de e_1 donc $e \triangleright v$

On suppose par induction que $e_1 = \langle w_0, \dots, w_{p-1} \rangle$, $e_2 = n$, $e_3 = v_3$

et que $e_4 = v_4$

Si $w_n = \text{true}$ alors $v = v_3$ sinon $v = v_4$

On a $e \triangleright v_3$ si $w_n = \text{true}$ et $e \triangleright v_4$ si $w_n = \text{false}$.

$$\text{D'où } e = \text{if } e_1 \text{ then } e_2 \text{ else } e_3 = e_1 \xrightarrow{e_2} e_3, e_4$$

$$\text{Si } w_n = \text{true} \text{ alors } e = \text{true} \rightarrow e_3, e_4$$

$$\text{et } e = e_3 = v_3$$

$$\text{Sinon } w_n = \text{false} \text{ alors } e = \text{false} \rightarrow e_3, e_4$$

$$\text{et } e = e_4 = v_4$$

– Cas du get

$$\text{Correction de } e = \text{get } e_1 e_2 \triangleright \langle \dots, \begin{array}{c} \text{fun } 0 \rightarrow \text{if } b_{i_0} \text{ then } v_0 \text{ else } nc \\ \vdots \\ p-1 \rightarrow \text{if } b_{i_{(p-1)}} \text{ then } v_{p-1} \text{ else } nc \\ - \rightarrow nc \end{array}, \dots \rangle$$

La seule règle applicable à e est [GET] donc

$$e \triangleright \langle \dots, \begin{array}{c} \text{fun } 0 \rightarrow \text{if } b_{i_0} \text{ then } v_0 \text{ else } nc \\ \vdots \\ p-1 \rightarrow \text{if } b_{i_{(p-1)}} \text{ then } v_{p-1} \text{ else } nc \\ - \rightarrow nc \end{array}, \dots \rangle$$

On suppose par induction que $e_1 = \langle v_0, \dots, v_{p-1} \rangle$ et $e_2 = \langle f_0, \dots, f_{p-1} \rangle$

et $\forall i \forall j f_{ij} = b_{ij}$

car on a $e \triangleright \langle \dots, \begin{array}{c} \text{fun } 0 \rightarrow \text{if } b_{i_0} \text{ then } v_0 \text{ else } nc \\ \vdots \\ p-1 \rightarrow \text{if } b_{i_{(p-1)}} \text{ then } v_{p-1} \text{ else } nc \\ - \rightarrow nc \end{array}, \dots \rangle$.

$$\begin{array}{c} \vdots \\ p-1 \rightarrow \text{if } b_{i_{(p-1)}} \text{ then } v_{p-1} \text{ else } nc \\ - \rightarrow nc \end{array}$$

$$e = \text{get } e_1 e_2 = e_1 ?? e_2$$

$$e = \langle \dots, \lambda j. (f_{ij} \rightarrow v_j, nc), \dots \rangle$$

- Cas du put
Correction de $e = \text{put } e_1 \triangleright < \dots, (\text{fun0} \rightarrow v_{0i} | \dots | p-1 \rightarrow v_{(p-1)i} | \underline{} \rightarrow nc), \dots >$
La seule règle applicable à e est [PUT] donc
 $e \triangleright < \dots, (\text{fun0} \rightarrow v_{0i} | \dots | p-1 \rightarrow v_{(p-1)i} | \underline{} \rightarrow nc), \dots >$
On suppose par induction que $e_1 = < f_0, \dots, f_{p-1} >$
et $\forall i \forall j \ f_i j = v_{ij}$ car on a $E \triangleright < \dots, (\text{fun } 0 \rightarrow v_{0i} | \dots | p-1 \rightarrow v_{(p-1)i} | \underline{} \rightarrow nc), \dots >$.

3.3.3 Examples

```
mkpar (fun (pid:int)->pid+1);;
```

```
fun (pid:int) -> pid+1 : fun (pid:int) -> pid+1
```

```
1 : 1
```

```
0 : 0
```

```
0+1 : 1
```

```
1 : 1
```

```
1 : 1
```

```
1+1 : 2
```

```
1 : 1
```

```
2 : 2
```

2+1 : 3

1 : 1
3 : 3
3+1 : 4

mkpar fun (pid:int) -> pid+1 : < 1, 2, 3, 4>

3.4 Système de typage monomorphe

Ce système permet de vérifier le type des expressions du BSλ simplement typé. Ses jugements sont de la forme $E \vdash e : t$ où E est la liste d'association variable-type. A gauche de : l'expression BSλ simplement typé; à droite son type.

$$[0] \frac{E(x) = t}{E \vdash x : t}$$

$$[\text{CONST}] \frac{}{E \vdash c : \dot{t}}$$

$$[\text{NPROCS}] \frac{}{E \vdash \text{nprocs} : \text{int}}$$

$$[\text{NC}] \frac{}{E \vdash \text{nc} : \dot{t}}$$

Remarque : il est nécessaire de typer nc ainsi car cette constante peut se substituer à n'importe quelle valeur locale lors d'une communication.

$$[\text{IS_NC}] \frac{E \vdash e : \dot{t}}{E \vdash \text{is_nc } e : \dot{t} \rightarrow \text{bool}}$$

$$[\text{PAR}] \frac{\forall i \, v_i : \dot{t}}{\langle v_0, \dots, v_{p-1} \rangle : \dot{t} \text{ par}}$$

Les vecteurs ne font pas partie du langage source mais sont nécessaires pour la sémantique opérationnelle et seraient utilisés pour la conception d'un système interactif¹.

$$[\text{FUNLOC}] \frac{(x, \dot{t}_1) :: E \vdash e : t_2}{E \vdash (\text{fun}(x : \dot{t}_1) \rightarrow e) : \dot{t}_1 \rightarrow t_2}$$

Il est ainsi interdit de créer des fonctions de sorte globale \rightarrow locale, (comme par exemple des projections), ce qui permet une gestion à deux niveaux des valeurs et des environnements d'exécution.

1. Dans la version actuelle de BSMLlib, les valeurs vectorielles ne sont visualisées que par une commande d'impression : un effet plutôt que la valeur elle-même

$$[\text{FUNGLOB}] \frac{(x, \bar{t}_1) :: E \vdash e : \bar{t}_2}{E \vdash (\text{fun}(x : \bar{t}_1) \rightarrow e) : \bar{t}_1 \rightarrow \bar{t}_2}$$

$$[\text{LETLOC}] \frac{E \vdash e_1 : \dot{t}_1 \quad (x, \dot{t}_1) :: E \vdash e_2 : t_2}{E \vdash (\text{let } (x : \dot{t}_1) = e_1 \text{ in } e_2) : t_2}$$

$$[\text{LETGLOB}] \frac{E \vdash e_1 : \bar{t}_1 \quad (x, \bar{t}_1) :: E \vdash e_2 : \bar{t}_2}{E \vdash (\text{let } (x : \bar{t}_1) = e_1 \text{ in } e_2) : \bar{t}_2}$$

$$[\text{LETRECLOC}] \frac{(f, \dot{s} \rightarrow \dot{t}) :: (x, s) :: E \vdash e_1 : \dot{t} \quad (f, \dot{s} \rightarrow \dot{t}) :: E \vdash e_2 : t_2}{E \vdash (\text{letrec } (f : \dot{s} \rightarrow \dot{t}) x = e_1 \text{ in } e_2) : t_2}$$

$$[\text{LETRECGLOB}] \frac{(f, s \rightarrow \bar{t}) :: (x, s) :: E \vdash e_1 : \bar{t} \quad (f, s \rightarrow \bar{t}) :: E \vdash e_2 : t_2}{E \vdash (\text{letrec } (f : s \rightarrow \bar{t}) x = e_1 \text{ in } e_2) : t_2}$$

Même remarque pour $[\text{LETLOC}]$, $[\text{LETGLOB}]$ et $[\text{LETRECLOC}]$, $[\text{LETRECGLOB}]$ que pour $[\text{FUNLOC}]$ $[\text{FUNGLOB}]$. Ces règles permettent de restreindre les expressions aux seuls types acceptables. C'est-à-dire qu'on élimine le type $\bar{t} \rightarrow \dot{t}$

$$[\text{IF}] \frac{E \vdash e_1 : \text{bool} \quad E \vdash e_2 : t \quad E \vdash e_3 : t}{E \vdash (\text{if } e_1 \text{ then } e_2 \text{ else } e_3) : t}$$

$$[\text{EQ}] \frac{E \vdash e_1 : \dot{t} \quad E \vdash e_2 : \dot{t} \quad \dot{t} \in \{ \text{int}, \text{bool} \}}{E \vdash e_1 = e_2 : \text{bool}}$$

$$[\text{APP}] \frac{E \vdash e_1 : t_1 \rightarrow t_2 \quad E \vdash e_2 : t_1}{E \vdash e_1 e_2 : t_2}$$

$$[\text{MKPAR}] \frac{E \vdash e : \text{int} \rightarrow \dot{t}}{E \vdash \text{mkpar } e : \dot{t} \text{ par}}$$

$$[\text{APPLY}] \frac{E \vdash e_1 : (\dot{t}_1 \rightarrow \dot{t}_2) \text{ par} \quad E \vdash e_2 : \dot{t}_1 \text{ par}}{E \vdash \text{apply } e_1 e_2 : \dot{t}_2 \text{ par}}$$

$$[\text{IFAT}] \frac{E \vdash e_1 : \text{bool} \text{ par} \quad E \vdash e_2 : \text{int} \quad E \vdash e_3 : \bar{t} \quad E \vdash e_4 : \bar{t}}{E \vdash \text{if } e_1 \text{ at } e_2 \text{ then } e_3 \text{ else } e_4 : \bar{t}}$$

$$[\text{GET}] \frac{E \vdash e_1 : \dot{t}_1 \text{ par} \quad E \vdash e_2 : (\text{int} \rightarrow \text{bool}) \text{ par}}{E \vdash \text{get } e_1 e_2 : (\text{int} \rightarrow \dot{t}_1) \text{ par}}$$

$$[\text{PUT}] \frac{E \vdash e : (\text{int} \rightarrow \dot{t}) \text{ par}}{E \vdash \text{put } e : (\text{int} \rightarrow \dot{t}) \text{ par}}$$

Le put et le get sont à l'origine de l'apparition du nc. Il est nécessaire à ce niveau de typer nc en fonction des autres valeurs du vecteur.

3.4.1 Preuve de validité du typage du $BS\lambda_p$ simplement typé

Lemme 1 Si $\{x : t\} \vdash e : t'$ et $x : t$ alors $e[x \leftarrow v] : t'$

Theorème 1 Soit e un terme clos, si $e \triangleright v$ et $e : t$ alors $v : t$.

Preuve du théorème 1

On suppose par induction que le typage des sous-expressions est valide.

– Cas des constantes

Soient $e = c$, $v = c$ et $t = \dot{t}$.

Les seules règles applicables à e sont $[\text{CONST}]_{\triangleright}$ et $[\text{CONST}]_{\cdot}$, donc on a $e \triangleright v$, $e : t$

Les termes e et v étant égaux ils ont le même type.

– Cas fonctionnel

Soient $e = \text{fun}(x : \dot{s}) \rightarrow c$, $v = \text{fun}(x : \dot{s}) \rightarrow c$ et $t = \dot{s} \rightarrow s'$.

Les seules règles applicables à e sont $[\text{FUN}]_{\triangleright}$ et $[\text{FUNLOC}]_{\cdot}$, donc on a $e \triangleright v$, $e : t$

avec $(x : \dot{s}) :: E \vdash c : s'$.

Les termes e et v étant égaux ils ont le même type.

Soient $e = \text{fun}(x : \bar{s}) \rightarrow c$, $v = \text{fun}(x : \bar{s}) \rightarrow c$ et $t = \bar{s} \rightarrow \bar{s}'$.

Les seules règles applicables à e sont $[\text{FUN}]_{\triangleright}$ et $[\text{FUNGLOB}]_{\cdot}$, donc on a $e \triangleright v$, $e : t$

avec $(x : \bar{s}) :: E \vdash c : \bar{s}'$.

Les termes e et v étant égaux ils ont le même type.

– Cas du let

Soit $e = \text{let } (x : \dot{t}_1) = e_1 \text{ in } e_2$

Les seules règles applicables à e sont $[\text{LET}]_{\triangleright}$ et $[\text{LETLOC}]_{\cdot}$.

donc on a $e \triangleright v$ et $e : \dot{t}_2$ avec $e_1 \triangleright v_1$, $e_1 : \dot{t}_1$,

$e_2[x \leftarrow v_1] \triangleright v$ et $(x : \dot{t}_1) :: E \vdash e_2[x \leftarrow v_1] : \dot{t}_2$.

On suppose par induction que $v_1 : \dot{t}_1$ et $v : \dot{t}_2$

On a bien $v : \dot{t}_2$.

Soit $e = \text{let } (x : \bar{t}_1) = e_1 \text{ in } e_2$

Les seules règles applicables à e sont $[\text{LET}]_{\triangleright}$ et $[\text{LETGLOB}]_{\cdot}$.

donc on a $e \triangleright v$ et $e : \bar{t}_2$ avec $e_1 \triangleright v_1$, $e_1 : \bar{t}_1$,

$e_2[x \leftarrow v_1] \triangleright v$ et $(x : \bar{t}_1) :: E \vdash e_2[x \leftarrow v_1] : \bar{t}_2$.

On suppose par induction que $v_1 : \bar{t}_1$ et $v : \bar{t}_2$

On a bien $v : \bar{t}_2$.

– Cas de la récursivité

Soit $e = \text{letrec } (f : \dot{s} \rightarrow \dot{t}) x = e_1 \text{ in } e_2$.

Les seules règles applicables à e sont $[\text{LETREC}]_{\triangleright}$ et $[\text{LETRECLOC}]_{\cdot}$.

donc on a $e \triangleright v$, $e : \dot{t}_2$

avec $e_2[f \leftarrow \text{Rec}(\text{fun}(f : \dot{s} \rightarrow \dot{t}) \rightarrow \text{fun}(x : \dot{t}) \rightarrow e_1)] \triangleright v$,

$(f, \dot{s} \rightarrow \dot{t}) :: (x, s) :: E \vdash e_1 : \dot{t}$ et $(f, \dot{s} \rightarrow \dot{t}) :: E \vdash e_2 : t_2$
 On peut appliquer le mini-lemme puisque $f : \dot{s} \rightarrow \dot{t}$
 et $(f, \dot{s} \rightarrow \dot{t}) :: E \vdash e_2 : t_2$
 et ainsi on obtient $e_2[f \leftarrow \text{Rec}(\text{fun}(f : \dot{s} \rightarrow \dot{t}) \rightarrow \text{fun}(x : t) \rightarrow e_1)] : t_2$

Par induction, sachant $e_2[f \leftarrow \text{Rec}(\text{fun}(f : \dot{s} \rightarrow \dot{t}) \rightarrow \text{fun}(x : t) \rightarrow e_1)] \triangleright v$
 et $e_2[f \leftarrow \text{Rec}(\text{fun}(f : \dot{s} \rightarrow \dot{t}) \rightarrow \text{fun}(x : t) \rightarrow e_1)] : t_2$
 on peut conclure que $v : t_2$

Soit $e = \text{letrec } (f : s \rightarrow \bar{t}) \ x = e_1 \text{ in } e_2$.
 Les seules règles applicables à e sont $[\text{LETREC}]_{\triangleright}$ et $[\text{LETRECLOC}]$.
 donc on a $e \triangleright v, e : t_2$
 avec $e_2[f \leftarrow \text{Rec}(\text{fun}(f : s \rightarrow \bar{t}) \rightarrow \text{fun}(x : t) \rightarrow e_1)] \triangleright v$,
 $(f, s \rightarrow \bar{t}) :: (x, s) :: E \vdash e_1 : \bar{t}$ et $(f, s \rightarrow \bar{t}) :: E \vdash e_2 : t_2$

On peut appliquer le mini-lemme puisque $f : s \rightarrow \bar{t}$
 et $(f, s \rightarrow \bar{t}) :: E \vdash e_2 : t_2$
 et ainsi on obtient $e_2[f \leftarrow \text{Rec}(\text{fun}(f : s \rightarrow \bar{t}) \rightarrow \text{fun}(x : t) \rightarrow e_1)] : t_2$

Par induction, sachant $e_2[f \leftarrow \text{Rec}(\text{fun}(f : s \rightarrow \bar{t}) \rightarrow \text{fun}(x : t) \rightarrow e_1)] \triangleright v$
 et $e_2[f \leftarrow \text{Rec}(\text{fun}(f : s \rightarrow \bar{t}) \rightarrow \text{fun}(x : t) \rightarrow e_1)] : t_2$
 on peut conclure que $v : t_2$

– Cas de la condition

Soit $e = \text{if } e_1 \text{ then } e_2 \text{ else } e_3$
 Les seules règles applicables à e sont $[\text{IFT}]_{\triangleright}$ (ou $[\text{IFF}]_{\triangleright}$) et $[\text{IF}]$.
 donc on a $e \triangleright v_2$ (ou v_3), $e : t$ avec $e_1 \triangleright \text{true}$ (ou false), $e_1 : \text{bool}$,
 $e_2 \triangleright v_2$, $e_2 : t$, $e_3 \triangleright v_3$, $e_3 : t$ et $v = v_2$ (ou v_3).

On suppose par induction que true (ou false) : bool
 que $v_2 : t$ et que $v_3 : t$
 Ainsi, quelque soit l'évaluation de e_1 , $v : t$.

– Cas de l'égalité

Soit $e = (e_1 = e_2)$ Les seules règles applicables à e sont $[\text{EQ}]_{\triangleright}$ (ou $[\text{NEQ}]_{\triangleright}$) et $[\text{EQ}]$.
 donc on a $e \triangleright \text{true}$ (ou false), $e : \text{bool}$
 avec $e_1 \triangleright v_1$, $e_1 : \dot{t}$,
 $e_2 \triangleright v_2$, $e_2 : \dot{t}$,
 $v_1 = v_2$ (ou $v_1 \neq v_2$) et $\dot{t} \in \{ \text{int}, \text{bool} \}$
 Or $\text{true} : \text{bool}$ et $\text{false} : \text{bool}$

– Cas de l'application

Soit $e = e_1 e_2$
 Les seules règles applicables à e sont $[\text{APP}]_{\triangleright}$ et $[\text{APP}]$.
 donc on a $e \triangleright v$, $e : t_2$ avec $e_1 \triangleright \text{fun } (x : t_1) \rightarrow c$, $e_1 : t_1 \rightarrow t_2$, $e_2 \triangleright v_2$,
 $c[x \leftarrow v_2] \triangleright v$ et $e_2 : t_1$.
 On suppose par induction que $v_1 : t_1 \rightarrow t_2$
 et $v_2 : t_1$

On peut appliquer le mini-lemme avec $x : t_1 \vdash e : t_2$ et $v_2 : t_1$ et ainsi $c[x \leftarrow v_2] : t_2$
 $c[x \leftarrow v_2]$ étant une sous-expression s'évaluant en v on a $v : t_2$

– Cas du constructeur parallèle

Soit $e = \text{mkpar } c$

Les seules règles applicables à e sont $[\text{MKPAR}]_{\triangleright}$ et $[\text{MKPAR}]$:

donc on a $e \triangleright \langle v_0, \dots, v_{p-1} \rangle, e : \dot{t} \text{ par}$ avec $c \triangleright \text{fun}(x : t) \rightarrow f, c : \text{int} \rightarrow \dot{t}, \forall i f[x \leftarrow i] \triangleright v_i, c : \text{int} \rightarrow \dot{t}$

On suppose par induction que $\text{fun}(x : t) \rightarrow f : \text{int} \rightarrow \dot{t}$

On peut appliquer p fois le mini-lemme avec $x : \text{int} \vdash f : \dot{t}$ et $\forall i i : \text{int}$ et ainsi $\forall i f[x \leftarrow i] : \dot{t}$

$\forall i f[x \leftarrow i]$ étant une sous-expression s'évaluant en v_i on a $\forall i v_i : \dot{t}$

On applique la règle $[\text{PAR}]$ et ainsi $\langle v_0, \dots, v_{p-1} \rangle : \dot{t} \text{ par}$

– Cas de l'application parallèle

Soit $e = \text{apply } e_1 e_2$

Les seules règles applicables à e sont $[\text{APPLY}]_{\triangleright}$ et $[\text{APPLY}]$:

donc on a $e \triangleright \langle v_0, \dots, v_{p-1} \rangle, e : \dot{t}_2 \text{ par}$ avec

$e_1 \triangleright \langle \text{fun}(x_0 : \dot{t}_1) \rightarrow u_0, \dots, \text{fun}(x_{p-1} : \dot{t}_1) \rightarrow u_{p-1} \rangle, e_1 : (\dot{t}_1 \rightarrow \dot{t}_2),$

$e_2 \triangleright \langle w_0, \dots, w_{p-1} \rangle, e_2 : \dot{t}_1 \text{ par}$

On suppose par induction que $\langle \text{fun}(x_0 : \dot{t}_1) \rightarrow u_0, \dots, \text{fun}(x_{p-1} : \dot{t}_1) \rightarrow u_{p-1} \rangle : (\dot{t}_1 \rightarrow \dot{t}_2) \text{ par}$

et $\langle w_0, \dots, w_{p-1} \rangle : \dot{t}_1 \text{ par}$

Ce qui correspond à $\forall i \text{fun}(x_i : \dot{t}_1) \rightarrow u_i : \dot{t}_1 \rightarrow \dot{t}_2$ et $\forall i w_i : \dot{t}_1$. On peut appliquer p fois le mini-lemme avec $x : \dot{t}_1 \vdash u_i : \dot{t}_2$ et $\forall i w_i : \dot{t}_1$ et ainsi $\forall i f[x \leftarrow w_i] : \dot{t}_2$

$\forall i f[x \leftarrow w_i]$ étant une sous-expression s'évaluant en v_i on a $\forall i v_i : \dot{t}_2$. On applique la règle $[\text{PAR}]$ et ainsi $\langle v_0, \dots, v_{p-1} \rangle : \dot{t}_2 \text{ par}$

– Cas de la conditionnelle parallèle

Soit $e = \text{if } e_1 \text{ at } e_2 \text{ then } e_3 \text{ else } e_4$

Les seules règles applicables à e sont $[\text{IFATT}]_{\triangleright}$ (ou $[\text{IFATF}]_{\triangleright}$) et $[\text{IFAT}]$:

donc on a $e \triangleright v, e : \bar{t}$ avec

$e_1 \triangleright \langle v_0, \dots, v_{p-1} \rangle, e_1 : \text{bool} \text{ par}$

$e_2 \triangleright n, e_2 : \text{int}$

$v_n = \text{true}$ (ou false),

et $e_3 \triangleright v_3, e_3 : \bar{t}$

(ou $e_4 \triangleright v_4, e_4 : \bar{t}$)

et $v = v_3$ (ou v_4)

On suppose par induction que $v_3 : \bar{t}$ (ou $v_4 : \bar{t}$)

Par la règle $[\text{typage des vecteurs}]$ on a $\forall i v_i : \text{bool}$. Donc $v : \bar{t}$.

– Cas du get

Soit $e = \text{get } e_1 e_2$

Les seules règles applicables à e sont $[\text{GET}]_{\triangleright}$ et $[\text{GET}]$:

donc on a $e \triangleright \dots, \underbrace{\text{fun } n_{i1} \rightarrow v_{n_{i1}} \mid \dots \mid n_{ik_i} \rightarrow v_{n_{ik_i}} \mid _ \rightarrow nc, \dots}_{\text{lieu } i} \rangle,$

$e : (\text{int} \rightarrow \dot{t}_1) \text{ par}$
 avec $e_1 \triangleright \langle v_0, \dots, v_{p-1} \rangle, e_1 : \dot{t}_1 \text{ par}$,
 $e_2 \triangleright \langle f_0, \dots, f_{p-1} \rangle, e_2 : (\text{int} \rightarrow \text{bool}) \text{ par}$
 et $\forall i \forall j f_{ij} \triangleright b_{ij}$
 On suppose par induction que $\langle v_0, \dots, v_{p-1} \rangle : \dot{t}_1 \text{ par}$ et que $\langle f_0, \dots, f_{p-1} \rangle : (\text{int} \rightarrow \text{bool}) \text{ par}$.
 Ce qui correspond, par la règle [typage par] à $\forall i v_i : \dot{t}_1$ et $\forall i f_i : \text{int} \rightarrow \text{bool}$.
 Et ainsi $\forall i \forall j b_{ij} : \text{bool}$.
 On a $\text{if } b_{ij} \text{ then } v_j \text{ else } nc : \dot{t}_1$
 Soit $u_i = \text{fun } 0 \rightarrow \text{if } b_{i0} \text{ then } v_0 \text{ else } nc$

$$\begin{array}{l} \dots \\ | \quad p-1 \rightarrow \text{if } b_{i(p-1)} \text{ then } v_{p-1} \text{ else } nc \\ | \quad _ \rightarrow nc \end{array}$$
 donc $u_i : \text{int} \rightarrow \dot{t}_1$
 Et donc par la règle [PAR] $\langle \dots, u_i, \dots \rangle : (\text{int} \rightarrow \dot{t}_1) \text{ par}$

– Cas du put

Soit $e = \text{put } e_1$
 Les seules règles applicables à e sont [PUT] $_{\triangleright}$ et [PUT]:
 Donc on a $e \triangleright \langle \dots, \underbrace{\text{fun } n_{j1} \rightarrow v_{n_{j1}j} | \dots | n_{jk_j} \rightarrow v_{n_{jk_j}j} | _ \rightarrow nc, \dots}_{\text{lieu } j} \rangle,$

$e : (\text{int} \rightarrow \dot{t}) \text{ par}$
 avec $e_1 \triangleright \langle f_0, \dots, f_{p-1} \rangle, e_1 : (\text{int} \rightarrow \dot{t}) \text{ par}$,
 et $\forall i \text{ dest}(i) = \{j | f_{ij} \triangleright v_{ij} \neq nc\}$
 On suppose par induction que $\langle f_0, \dots, f_{p-1} \rangle : (\text{int} \rightarrow \dot{t}) \text{ par}$
 Ce qui correspond à $\forall i f_i : \text{int} \rightarrow \dot{t}$
 Ainsi $\forall i \forall j f_{ij} : \dot{t} f_{ij} \triangleright v_{ij}$ étant une sous-expression $v_{ij} : \dot{t}$
 Soit $u_j = \text{fun } 0 \rightarrow v_{0i}$

$$\begin{array}{l} \dots \\ | \quad p-1 \rightarrow v_{(p-1)i} \\ | \quad _ \rightarrow nc \end{array}$$
 $u_{ij} : \text{int} \rightarrow \dot{t}$
 Par la règle [PAR] $\langle \dots, u_j, \dots \rangle : (\text{int} \rightarrow \dot{t}) \text{ par}$.

3.4.2 Exemples

– Mkpar

```

mkpar (fun (pid:int)->pid+1);;
pid:int
1:int
pid+1:int
fun (pid:int) -> pid+1:(int -> int)
mkpar fun (pid:int) -> pid+1:int par
type : int par

```

– letrec

Typage de la fonction factorielle :

```

letrec (f:int->int) x=if x<=0 then 0 else x*(f (x-1)) in f 3;;
0:int
x:int
f:(int -> int)
x:int
1:int
x-1:int
(f) (x-1):int
x*(f) (x-1):int
x:int
0:int
x<=0:bool
if x<=0 then 0 else x*(f) (x-1):int
f:(int -> int)
3:int
(f) (3):int
letrec (f:(int -> int)) x = if x<=0 then 0 else x*(f) (x-1) in (f) (3):int
type : int

```

3.5 Compilation et machine à pile

Ayant défini un langage, sa sémantique naturelle et son typage, nous donnons maintenant une machine.

On suppose p copies de la SECD machine exécutant de manière asynchrone les instructions des Section 2.5.1 et Section 3.5.2, en plus des opérations collectives synchrones de la Section 3.5.2

3.5.1 Compilation

Les expressions sont d'abord compilées avant d'être exécutée par la machine SECD.

On ajoute quelques expressions au langage des commandes de la SECD pour exprimer le parallélisme.

$\text{Com} ::= \text{PID} \mid \text{NPROCS} \mid \text{NC} \mid \text{IS_NC} \mid \text{AT} \mid \text{PUT} \mid \text{SEND} \mid \text{GET} \mid \text{FETCH}$

NPROCS est le nombre de processeurs. PID est le numéro du processeur localement. AT est l'expression de la conditionnelle parallèle. PUT et SEND servent à implanter le put, GET et FETCH le get.

La première partie du tableau correspond à la compilation d'expressions locales, la deuxième celle des opérations parallèles.

Exemple

– Mkpar

Compilation du constructeur parallèle :

$$\llbracket \text{mkpar } \text{fun } (pid : \text{int}) \rightarrow (pid + 1) \rrbracket =$$

$$\llbracket \text{fun } (pid : \text{int}) \rightarrow (pid + 1) \rrbracket :: \text{PID} :: \text{APP} =$$

BSλ simplement typé	Commandes
c	c
$e_1 \oplus e_2$	$\llbracket e_1 \rrbracket :: \llbracket e_2 \rrbracket :: \oplus$
$\text{fun}(x : t) \rightarrow e$	$\text{FUN}(x, \llbracket e \rrbracket)$
$\text{let } (x : t) = e_1 \text{ in } e_2$	$\text{FUN}(x, \llbracket e_2 \rrbracket) :: \llbracket e_1 \rrbracket :: \text{APP}$
$\text{letrec } (f : t) x = e_1 \text{ in } e_2$	$\text{FUN}(f, \llbracket e_2 \rrbracket) :: \text{REC}(f, x, \llbracket e_1 \rrbracket) :: \text{APP}$
$\text{if } e_1 \text{ then } e_2 \text{ else } e_3$	$\llbracket e_1 \rrbracket :: \text{IF}(\llbracket e_2 \rrbracket, \llbracket e_3 \rrbracket)$
$e_1 = e_2$	$\llbracket e_1 \rrbracket :: \llbracket e_2 \rrbracket :: \text{EQ}$
$e_1 e_2$	$\llbracket e_1 \rrbracket :: \llbracket e_2 \rrbracket :: \text{APP}$
nprocs	NPROCS
nc	NC
is_nc e	$\llbracket e \rrbracket :: \text{NC} :: =$
mkpar e	$\llbracket e \rrbracket :: \text{PID} :: \text{APP}$
apply $e_1 e_2$	$\llbracket e_1 \rrbracket :: \llbracket e_2 \rrbracket :: \text{APP}$
if e_1 at e_2 then e_3 else e_4	$\llbracket e_1 \rrbracket :: \llbracket e_2 \rrbracket :: \text{AT} :: \text{IF}(\llbracket e_3 \rrbracket, \llbracket e_4 \rrbracket)$
get $e_1 e_2$	$\llbracket e_1 \rrbracket :: \llbracket e_2 \rrbracket :: \text{GET}$
put e	$\llbracket e \rrbracket :: \text{PUT}$

FIG. 3.1 – *compilation*

$\text{FUN}(x, \llbracket pid + 1 \rrbracket) :: \text{PID} :: \text{APP} =$
 $\text{FUN}(x, 1 :: pid :: +) :: \text{PID} :: \text{APP}$
 Sur chaque processeur.

3.5.2 BSPSECD machine

Commandes supplémentaires pour la machine SECD

S	E	C	D	S	E	C	D
S	E	$\text{NPROCS} :: C$	D	$p :: S$	E	C	D
S	E	$\text{PID} :: C$	D	$i :: S$	E	C	D
S	E	$\text{NC} :: C$	D	$nc :: S$	E	C	D

où p est le nombre de processeurs de la machine parallèle, i est le numéro du processeur sur lequel s'exécute cette copie de la machine SECD et nc la valeur ne "no communication".

Communications et synchronisations

Ces commandes sont celles pour les expressions globales qui traitent échange et de communication.

- AT

$\langle \dots, (j :: e_i :: S_i, E_i, \text{AT} :: C_i, D_i), \dots \rangle \rightarrow \langle \dots, (e_j :: S_i, E_i, C_i, D_i), \dots \rangle$
 j est le numéro de processeur qui transmet sa valeur.
 Les e_i sont les valeurs booléennes locales qui déterminent la conditionnelle.
 Une seule valeur e_i est transmise à tous les processeurs.
- GET

Obtenu par compilation de $\text{get } e_1 e_2$ après exécution de la machine sur e_1 et sur e_2 .

$\langle \dots, (\text{CLO}(x, C', E') :: v_i :: S, E, \text{GET} :: C, D), \dots \rangle \rightarrow$

$\langle \dots, (v_i :: S, E @ E', \text{FUN}(x, C') :: p-1 :: \text{APP} :: \dots :: \text{FUN}(x, C') :: 0 :: \text{APP} :: \text{FETCH}, (E, C) :: D), \dots \rangle$

On reconverti localement la fermeture de fonction au sommet de la pile en fonction qu'on applique localement à chaque numéro de processeur.

– FETCH

Obtenu par exécution de la machine après un get et après l'application des fonctions à chaque numéro de processeur.

Il y a donc au sommet de la pile de valeurs les booléens qui déterminent les échanges et la valeur à transmettre.

C'est l'exécution de cette instruction qui réalise les échanges.

$\langle \dots, (b_{i0} :: \dots :: b_{i(p-1)} :: v_i :: S_i, E_i, \text{FETCH} :: C_i, D_i), \dots \rangle$

$\rightarrow \langle \dots, (\text{CLO}(x, C'_i, E') :: S_i, E_i, C_i, D_i), \dots \rangle$

où $C'_i = (x :: n_{i_1} :: \text{IF}(v_{n_{i_1}}, (\dots, (x :: n_{i_{k_i}} :: \text{IF}(v_{n_{i_{k_i}}}, [\text{NC}]) \dots))$

tel que $\{n_{i_1}, \dots, n_{i_{k_i}}\} = \{j \mid b_{ij} = \text{true}\}$

Les $v_{n_{i_k}}$ peuvent avoir plusieurs formes:

$\text{BOOLVAL } v$ ou $\text{INTVAL } v$ alors $E_{n_{i_k}} = \emptyset$

sinon $v_{n_{i_k}} = \text{CLO}(x_{n_{i_k}}, C_{n_{i_k}}, E_{n_{i_k}})$ ou $\text{RECLCLO}(f_{n_{i_k}}, x_{n_{i_k}}, C_{n_{i_k}}, E_{n_{i_k}})$

Les formes des $v_{n_{i_k}} \forall k$ déterminent celle de E'

Ainsi $E' = \cup_{\forall k} E_{n_{i_k}}$

C'est-à-dire que l'environnement résultant est donné par l'union des environnements quand les valeurs à transmettre sont des fermetures.

Il est nécessaire de renommer les variables pour chaque $C_{n_{j_k}}$ et chaque $E_{n_{j_k}}$. On ajoute à ces variables le numéro de leur processeur d'origine.

– PUT

Obtenu par compilation de put e après l'exécution de la machine sur e .

$\langle \dots, (\text{CLO}(x, C'_i, E'_i) :: S_i, E_i, \text{PUT} :: C_i, D_i), \dots \rangle \rightarrow$

$\langle \dots, (S_i, E_i @ E'_i, \text{FUN}(x_i, C'_i) :: p-1 :: \text{APP} :: \dots :: \text{FUN}(x_i, C'_i) :: 0 :: \text{APP} :: \text{SEND} :: [], (E_i, C_i) :: D_i), \dots \rangle$

On reconverti localement la fermeture de fonction au sommet de la pile en fonction qu'on applique localement à chaque numéro de processeur.

– SEND

Obtenu par exécution de la machine après un get et après l'application des fonctions à chaque numéro de processeur.

Il y a donc au sommet de la pile de valeurs les valeurs à transmettre.

C'est l'exécution de cette instruction qui réalise les échanges.

$\langle \dots, (v_j^0, \dots, v_j^{p-1} :: S_j, E_j, \text{SEND} :: C_j, D_j), \dots \rangle$

$\rightarrow \langle \dots, (\text{CLO}(x, C'_j, E') :: S_j, E_j, C_j, D_j), \dots \rangle$

avec $C'_j = (x :: n_{j_1} :: \text{IF}(v_{n_{j_1}}^j, (x :: n_{j_2} :: \text{IF}(v_{n_{j_2}}^j, \dots, (x :: n_{j_{k_j}} :: \text{IF}(v_{n_{j_{k_j}}^j}, [\text{NC}]) \dots))$

$\text{IF}(v_{n_{j_{k_j}}^j}, [\text{NC}]) \dots)$

tel que $\{n_{j_1}, \dots, n_{j_{k_j}}\} = \{i | j \in \text{dest}(i)\}$ avec $\forall i \text{ dest}(i) = \{j | f_i j \triangleright v_{ij} \neq nc\}$

$v_{n_{j_k} j}$ peut avoir plusieurs formes :

BOOLVAL v ou INTVAL v alors $E_{n_{j_k}} = \emptyset$
 sinon $v_{n_{j_k} j} = \text{CLO}(x_{n_{j_k}}, C_{n_{j_k}}, E_{n_{j_k}})$ ou $\text{RECLCLO}(f_{n_{j_k}}, x_{n_{j_k}}, C_{n_{j_k}}, E_{n_{j_k}})$

Les formes des $v_{n_{j_k} j}$ déterminent celle de E'

Ainsi $E' = \cup_{j_k} E_{n_{j_k}}$

C'est-à-dire que l'environnement résultant est donné par l'union des environnements quand les valeurs à transmettre sont des fermetures.

Il est nécessaire de renommer les variables pour chaque $C_{n_{j_k}}$ et chaque $E_{n_{j_k}}$. On ajoute à ces variables le numéro de leur processeur d'origine.

Exemples

– Mkpar
 mkpar fun (pid : int) → (pid + 1)

mkpar (fun (pid : int) → pid + 1);;

module:

< | S0 | E0 | C0 | D0 | ,
 | S1 | E1 | C1 | D1 | ,
 | S2 | E2 | C2 | D2 | ,
 | S3 | E3 | C3 | D3 | >

< | | FUN(pid, pid; 1; +); PID; APP | | ,
 | | FUN(pid, pid; 1; +); PID; APP | | ,
 | | FUN(pid, pid; 1; +); PID; APP | | ,
 | | FUN(pid, pid; 1; +); PID; APP | | >

< | CLO(pid, pid; 1; +,) | | PID; APP | | ,
 | CLO(pid, pid; 1; +,) | | PID; APP | | ,
 | CLO(pid, pid; 1; +,) | | PID; APP | | ,
 | CLO(pid, pid; 1; +,) | | PID; APP | | >

< | 0; CLO(pid, pid; 1; +,) | | APP | | ,
 | 1; CLO(pid, pid; 1; +,) | | APP | | ,
 | 2; CLO(pid, pid; 1; +,) | | APP | | ,
 | 3; CLO(pid, pid; 1; +,) | | APP | | >

< | | (pid, 0) | pid; 1; + | (,) | ,
 | | (pid, 1) | pid; 1; + | (,) | ,
 | | (pid, 2) | pid; 1; + | (,) | ,
 | | (pid, 3) | pid; 1; + | (,) | >

< | 0 | (pid, 0) | 1; + | (,) | ,
 | 1 | (pid, 1) | 1; + | (,) | ,
 | 2 | (pid, 2) | 1; + | (,) | ,
 | 3 | (pid, 3) | 1; + | (,) | >

```

<|1;0|(pid,0)|+|(,)|,
|1;1|(pid,1)|+|(,)|,
|1;2|(pid,2)|+|(,)|,
|1;3|(pid,3)|+|(,)|>

```

```

<|1|(pid,0)|||(,)|,
|2|(pid,1)|||(,)|,
|3|(pid,2)|||(,)|,
|4|(pid,3)|||(,)|>

```

```

<|1|||,
|2|||,
|3|||,
|4|||>

```

3.6 Les coûts

Le système suivant permet de calculer le coût de l'évaluation des expressions du BSL simplement typé. Pour obtenir une estimation réaliste du temps de calcul selon BSP, on évalue le temps mit par la machine SECD pour l'exécution de l'instruction. Localement, le calcul est assez simple. Une transition est considérée comme l'unité de temps. Pour le calcul du coût global, c'est un peu différent. Le temps de calcul peut ne pas être le même en chaque processeur puisque le calcul peut être asynchrone. On a donc une nouvelle grammaire de valeurs :

$val ::= c \mid \lambda x.e$

$val_{\triangleright t} ::= c, t \mid \lambda x.e, t \mid \langle val, \dots, val \rangle, \langle t, \dots, t \rangle$

Par contre dès qu'intervient une instruction synchrone, le vecteur des coûts est uniformisé. Il y a donc un calcul plus complexe pour les expressions **ifat**, **get** et **put**. Il est basé sur le modèle BSP.

Les jugements du système sont de la forme $e \triangleright v, c$ où $v, c \in val_{\triangleright t}$. A gauche l'expression BSL simplement typé; à droite sa valeur et son coût.

$$[CONST] \frac{}{c \triangleright c, 1}$$

$$[NPROCS] \frac{}{nprocs \triangleright p, 1}$$

$$[ISNCT] \frac{e \triangleright nc, c}{is_nc \ e \triangleright true, c+1}$$

$$[ISNCF] \frac{e \triangleright v \neq nc, c}{is_nc \ e \triangleright false, c+1}$$

$$[FUN] \frac{}{fun \ (x : t) \rightarrow e \triangleright fun \ (x : t) \rightarrow e, 1}$$

$$[\text{LETLOC1}] \frac{e_1 \triangleright v_1, c_1 \quad e_2[x \leftarrow v_1] \triangleright v, c}{\text{let } (x : t) = e_1 \text{ in } e_2 \triangleright v, c + c_1 + 3}$$

3 unités de temps sont utilisées en plus du coût de e_1 et e_2 : une première pour la fermeture de la fonction, une deuxième pour la transition de l'application et une dernière pour revenir à la suite d'instructions initiales après l'application (ligne 1 dans la SECD 2.6 restauration du dump).

$$[\text{LETLOC2}] \frac{e_1 \triangleright v_1, c_1 \quad e_2[x \leftarrow v_1] \triangleright \langle w_0, \dots, w_{p-1} \rangle, \langle c'_0, \dots, c'_{p-1} \rangle}{\text{let } (x : t) = e_1 \text{ in } e_2 \triangleright \langle w_0, \dots, w_{p-1} \rangle, \langle c'_0 + c_1 + 3, \dots, c'_{p-1} + c_1 + 3 \rangle}$$

En chaque processeur s'effectue : le calcul de e_1 , l'application localement à e_2 et la transition de fermeture de e_2 , la transition d'application et la restauration du dump.

$$[\text{LETGLOB}] \frac{e_1 \triangleright \langle v_0, \dots, v_{p-1} \rangle, \langle c_0, \dots, c_{p-1} \rangle \quad e_2[x \leftarrow v_1] \triangleright \langle w_0, \dots, w_{p-1} \rangle, \langle c'_0, \dots, c'_{p-1} \rangle}{\text{let } (x : t) = e_1 \text{ in } e_2 \triangleright \langle w_0, \dots, w_{p-1} \rangle, \langle c'_0 + c_0 + 3, \dots, c'_{p-1} + c_{p-1} + 3 \rangle}$$

En chaque processeur s'effectue : le calcul de e_1 , l'application localement à e_2 et la transition de fermeture de e_2 , la transition d'application et la restauration du dump.

$$[\text{REC}] \frac{e(\text{Rec } e)x \triangleright v, c}{(\text{Rec } e)x \triangleright v, c}$$

Cette règle correspond à la transition du RECL0 qui est une fermeture récursive.

$$[\text{LETREC}] \frac{e_2[f \leftarrow \text{Rec}(\text{fun}(f : t \rightarrow t') \rightarrow \text{fun}(x : t) \rightarrow e_1)] \triangleright v, c}{\text{letrec } (f : t \rightarrow t') x = e_1 \text{ in } e_2 \triangleright v, c + 3}$$

A la manière du let, le letrec nécessite 3 unités de temps pour la fermeture récursive, la transition d'application, et le retour aux instructions initiales.

$$[\text{IFT}] \frac{e_1 \triangleright \text{true}, c_1 \quad e_2 \triangleright v, c_2}{\text{if } e_1 \text{ then } e_2 \text{ else } e_3 \triangleright v, c_1 + c_2 + 1}$$

$$[\text{IFF}] \frac{e_1 \triangleright \text{false}, c_1 \quad e_3 \triangleright v, c_3}{\text{if } e_1 \text{ then } e_2 \text{ else } e_3 \triangleright v, c_1 + c_3 + 1}$$

$$[\text{EQ}] \frac{e_1 \triangleright v, c_1 \quad e_2 \triangleright v, c_2}{e_1 = e_2 \triangleright \text{true}, c_1 + c_2 + 1}$$

$$[\text{NEQ}] \frac{e_1 \triangleright v_1, c_1 \quad e_2 \triangleright v_2, c_2 \quad v_1 \neq v_2}{e_1 = e_2 \triangleright \text{false}, c_1 + c_2 + 1}$$

$$[\text{APPLLOC1}] \frac{e_1 \triangleright \text{fun } (x : t) \rightarrow e, c_1 \quad e_2 \triangleright v_2, c_2 \quad e[x \leftarrow v_2] \triangleright v, c_3}{e_1 e_2 \triangleright v, c_1 + c_2 + c_3 + 2}$$

$$[\text{APPLLOC2}] \frac{e_1 \triangleright \text{fun } (x : t) \rightarrow e, c_1 \quad e_2 \triangleright v_2, c_2 \quad e[x \leftarrow v_2] \triangleright \langle w_0, \dots, w_{p-1} \rangle, \langle t_0, \dots, t_{p-1} \rangle}{e_1 e_2 \triangleright \langle w_0, \dots, w_{p-1} \rangle, \langle c_1 + c_2 + t_0 + 2, \dots, c_1 + c_2 + t_{p-1} + 2 \rangle}$$

$$[\text{APPGLOB}] \frac{e_1 \triangleright \text{fun } (x : \bar{t}) \rightarrow e, c_1 \quad e_2 \triangleright \langle v_0, \dots, v_{p-1} \rangle, \langle t_0, \dots, t_{p-1} \rangle}{e[x \leftarrow \langle v_0, \dots, v_{p-1} \rangle] \triangleright \langle w_0, \dots, w_{p-1} \rangle, \langle t'_0, \dots, t'_{p-1} \rangle} \\ e_1 e_2 \triangleright \langle w_0, \dots, w_{p-1} \rangle, \langle c_1 + t_0 + t'_0 + 2, \dots, c_1 + t_{p-1} + t'_{p-1} + 2 \rangle$$

2 unités de temps : une pour la transition d'application et l'autre pour rétablir le dump.

$$[\text{MKPAR}] \frac{e_1 \triangleright \text{fun } (x : t) \rightarrow e, c \quad \forall i \, e[x \leftarrow i] \triangleright v_i, c_i}{\text{mkpar } e_1 \triangleright \langle v_0, \dots, v_{p-1} \rangle, \langle c + c_0 + 3, \dots, c + c_{p-1} + 3 \rangle}$$

3 unités de temps : une pour l'évaluation du pid en chaque point, une pour l'application et une pour la restauration du dump.

$$[\text{APPLY}] \frac{e_1 \triangleright \langle \text{fun}(x_0 : t) \rightarrow u_0, \dots, \text{fun}(x_{p-1} : t) \rightarrow u_{p-1} \rangle, \langle t_0, \dots, t_{p-1} \rangle}{e_2 \triangleright \langle w_0, \dots, w_{p-1} \rangle, \langle c_0, \dots, c_{p-1} \rangle \quad \forall i \, u_i[x_i \leftarrow w_i] \triangleright v_i, c'_i} \\ \text{apply } e_1 e_2 \triangleright \langle v_0, \dots, v_{p-1} \rangle, \langle t_0 + c_0 + c'_0 + 2, \dots, t_{p-1} + c_{p-1} + c'_{p-1} + 2 \rangle$$

Agit comme l'application en chaque point, d'où l'utilisation de 2 unités de temps supplémentaires.

Dans les expressions suivantes, interviennent des échanges de données. Le calcul du coût passe donc par l'introduction des paramètres BSP (g, p, l) :

$$\text{Time}(s) = \max_{i:\text{processeur}} w_i^{(s)} + \max_{i:\text{processeur}} h_i^{(s)} * g + l$$

où $w_i^{(s)}$ = temps de calcul local du processeur i durant la super-étape s et $h_i^{(s)} = \max\{h_{i+}^{(s)}, h_{i-}^{(s)}\}$ où $h_{i+}^{(s)}$ (resp. $h_{i-}^{(s)}$) est le nombre de mots transmis (resp. reçus) par le processeur i durant la super-étape s . g et l ne sont pas encore établis.

$$[\text{IFATT}] \frac{e_1 \triangleright \langle v_0, \dots, v_{p-1} \rangle, \langle c_0, \dots, c_{p-1} \rangle \quad e_2 \triangleright n, t_2 \quad v_n = \text{true} \quad e_3 \triangleright v, \langle c'_0, \dots, c'_{p-1} \rangle}{\text{if } e_1 \text{ at } e_2 \text{ then } e_3 \text{ else } e_4 \triangleright v, \underbrace{\langle \dots, \max_{i \in \{0..p-1\}} (c_i) + t_2 + c_j + g(p-1) + L + 2, \dots \rangle}_{\text{lieu } j}}$$

$$[\text{IFATF}] \frac{e_1 \triangleright \langle v_0, \dots, v_{p-1} \rangle, \langle c_0, \dots, c_{p-1} \rangle \quad e_2 \triangleright n, t_2 \quad v_n = \text{false} \quad e_4 \triangleright v, \langle c'_0, \dots, c'_{p-1} \rangle}{\text{if } e_1 \text{ at } e_2 \text{ then } e_3 \text{ else } e_4 \triangleright v, \underbrace{\langle \dots, \text{Max}_{i \in \{0..p-1\}} (c_i) + t_2 + c_j + gh + L + 2, \dots \rangle}_{\text{lieu } j}}$$

On attend que toutes les valeurs v_i soient calculées pour transmettre celle déterminée par e_2 d'où $\max_{i \in \{0..p-1\}} (c_i)$. Deux transitions sont nécessaires une pour le IF et une pour le AT. Le coût de l'évaluation de e_2 et de e_3 (resp. e_4) est à ajouter au coût final de [IFATT] (resp. [IFATF]) ainsi que les valeurs dues

aux échanges. Pour l'expression `ifat`, la communication se fait d'un processeur vers tous les autres, d'où $h = p - 1$. On a donc à ajouter au calcul $g(p-1)$ et L .

$$\begin{array}{c}
\text{[GET]} \quad \frac{e_1 \triangleright \langle v_0, \dots, v_{p-1} \rangle, \langle c_0, \dots, c_{p-1} \rangle \quad e_2 \triangleright \langle f_0, \dots, f_{p-1} \rangle, \langle c'_0, \dots, c'_{p-1} \rangle}{\forall i \forall j \ f_i j \triangleright b_{ij}, t_{ij} \quad req(i) = \{j | b_{ij} = \text{true}\} = \{n_{i1}, \dots, n_{ik_i}\}} \\
\text{get } e_1 \ e_2 \triangleright \quad \underbrace{\langle \dots, \text{fun } n_{i1} \rightarrow v_{n_{i1}} | \dots | n_{ik_i} \rightarrow v_{n_{ik_i}} | _ \rightarrow nc, \dots \rangle}_{\text{lieu i}} \\
\quad \underbrace{\langle \dots, \max_{\forall i \in \{0..p-1\}} (c_i) + 3 + gh + L, \dots \rangle}_{\text{lieu i}} \\
\quad \underbrace{\max_{\forall i \in \{0..p-1\}} (c'_i)}_{\text{lieu i}} \\
\quad \underbrace{\max_{\forall i \in \{0..p-1\}} (\sum_{\forall j} (t_{ij}))}_{\text{lieu i}}
\end{array}$$

En chaque processeur, il y a évaluation de sa composante en e_1 , $(p+1)$ évaluation de e_2 appliquée aux p processeurs qui coûte t_{ij} . Une transition pour le `get`, et une pour restaurer le dump. Ce qui fait en chaque processeur i , avant l'échange de données: $c_i + c'_i + \sum_{\forall j} t_{ij} + 1 + 1 = c_i + c'_i + \sum_j t_{ij} + 2$. Comme il y a barrière de synchronisation pour la transition `FETCH`, on prend le max de l'équation précédente à laquelle on ajoute 1 pour la transition, g^*h pour les échanges et L pour la latence. On obtient donc :

$\max_{\forall i \in \{0..p-1\}} (c_i) + \max_{\forall i \in \{0..p-1\}} (c'_i) + \max_{\forall i \in \{0..p-1\}} (\sum_{\forall j} t_{ij}) + 3 + gh + L$
où h est calculé comme suit :

$h_{i+} = \text{card}\{j | b_{ji} = \text{true}\}$ et $h_{i-} = \text{card}\{j | b_{ij} = \text{true}\} = \text{card } req(i)$

Ainsi $h = \max_{\forall i \in \{0..p-1\}} (\max h_{i+}, h_{i-})$

$$\begin{array}{c}
\text{[PUT]} \quad \frac{e \triangleright \langle f_0, \dots, f_{p-1} \rangle, \langle c_0, \dots, c_{p-1} \rangle}{\forall i \ dest(i) = \{j | f_{ij} \triangleright v_{ij} \neq nc, t_{ij}\}} \\
\text{put } e \triangleright \quad \underbrace{\langle \dots, \text{fun } n_{j1} \rightarrow v_{n_{j1j}} | \dots | n_{jk_j} \rightarrow v_{n_{jk_jj}} | _ \rightarrow nc, \dots \rangle}_{\text{lieu j}} \\
\quad \underbrace{\langle \dots, \max_{\forall i \in \{0..p-1\}} (c_i) + \max_{\forall i \in \{0..p-1\}} (\sum_{\forall j} t_{ij}) + 3 + gh + L, \dots \rangle}_{\text{lieu j}}
\end{array}$$

avec $\forall j. \{n_{j1}, \dots, n_{jk_j}\} = \{i | j \in dest(i)\}$

En chaque processeur, il y a évaluation de sa composante en e , évaluation de e appliquée aux p processeurs qui coûte t_{ij} . Une transition pour le `put`, et une pour restaurer le dump. Ce qui fait en chaque processeur i , avant l'échange de données: $c_i + c_i + \sum_{\forall j} t_{ij} + 1 + 1 = c_i + \sum_j t_{ij} + 2$. Comme il y a barrière de synchronisation pour la transition `SEND`, on prend le max de l'équation précédente à laquelle on ajoute 1 pour la transition, g^*h pour les échanges et L pour la latence. On obtient donc :

$\max_{\forall i \in \{0..p-1\}} (c_i) + \max_{\forall i \in \{0..p-1\}} (\sum_{\forall j} t_{ij}) + 3 + gh + L$ où h est calculé comme suit :

$h_{i+} = \text{card}\{j | f_{ji} = v_{ji} \neq nc\}$ et $h_{i-} = \text{card}\{j | f_{ij} = v_{ij} \neq nc\} = \text{card } dest(i)$

Ainsi $h = \max_{\forall i \in \{0..p-1\}} (\max h_{i+}, h_{i-})$

Pour l'instant la taille des objets à transmettre n'a pas été prise en compte. Il faut trouver un moyen d'évaluer le coût de l'échange d'un objet. Surtout quand

il s'agit d'une fonction puisqu'il faut alors transmettre sa fermeture qui contient son environnement.

Chapitre 4

Conclusion

La programmation des évaluateurs pour chacune des sémantiques et pour le typage a permis de vérifier leur correction. La programmation de la machine à pile à l'aide des outils Ocaml permet également de faire des tests. L'intégration du calcul des coûts dans la machine à pile n'est pas encore complète. La programmation d'exemples types comme *fold* et *scan* [1] est en cours pour vérifier les sémantiques et le calcul des coûts.

Par la suite, nous espérons traduire le langage dans une machine à pile du type CAM/ZAM [4]. Nous pourrions alors faire une implantation parallèle et effectuer des tests où les estimations de coûts seront réalistes. Un système de typage polymorphe sera aussi développé.

Le but ultime de ce projet est une réalisation complète d'une version BSP du langage Caml. Les résultats présentés ici nous ont permis de vérifier la bonne structure du langage et les difficultés à surmonter pour une implantation parallèle correcte et efficace.

Bibliographie

- [1] O. Ballereau, F. Loulergue, and G. Hains. High level BSP programming: BSMML and BSA. In P. Trinder, G. Michaelson, and H.-W. Loidl, editors, *Functional Programming Trends*, chapter 4. Intellect Books, November 2000. Preliminary version appeared in proceedings of SFP'99: First Scottish Functional Programming Workshop, TR RM/99/9, pp.43–52, Heriot-Watt University, September 1999.
- [2] H.P. Barendregt. *The lambda calculus, Its syntax and Semantics*. North-Holland, 1986.
- [3] D. Clément, J. Despeyroux, T. Despeyroux, and G. Kahn. A simple applicative language: Mini-ML. Rapport Technique 529, INRIA, 1986.
- [4] G. Cousineau, P.-L. Curien, and M. Mauny. *The categorical abstract machine*, volume 8. North-Holland, 1987.
- [5] Christian Foisy and Emmanuel Chailloux. Caml flight: a portable spmd extension of ml for distributed memory multiprocessors. Conference on High Performance Functional Computing, avril 1995.
- [6] Christian Foisy and Julie Vachon et Gaétan Hains. Dpml: De la sémantique à l'implantation. In Christian Queinnec Bernard Serpette, Pierre Cointe, editor, *JFLA 94, Journées francophones des langages applicatifs*, number 11. INRIA, Collection Didactique, January 31 - February 1 1994.
- [7] Gaétan Hains and C. Foisy. The data-parallel categorical abstract machine. *PARLE'93, Parallel Architectures and Languages Europe*, (694), June 1993.
- [8] P. Henderson. *Functional Programming. Application and Implementation*. Prentice Hall, 1980.
- [9] P. J. Landin. The mechanical evaluation of expressions. *The Computer Journal*, 6(4):308–320, 1964.
- [10] F. Loulergue. $Bs\lambda_p$: Functional bsp programs on enumerated vectors. 2000.
- [11] F. Loulergue. *Conception de langages fonctionnels pour la programmation massivement parallèle*. thèse de doctorat, Université d'Orléans, LIFO, 4 rue Léonard de Vinci, BP 6759, F-45067 Orléans Cedex 2, France, January 2000. <http://www.univ-orleans.fr/SCIENCES/LIFO/Members/loulergu>.
- [12] F Loulergue, G. Hains, and C. Foisy. A Calculus of Functional BSP Programs. *Science of Computer Programming*, 37(1-3), 2000.
- [13] L. G. Valiant. A bridging model for parallel computation. *Communication of the ACM*, 33(8):103–111, August 1990.